

MAXIM

大電流、10^{mA}、SPST、CMOS アナログスイッチ

MAX4655-MAX4658

概要

マキシム社のMAX4655～MAX4658は、大きなスイッチ電流に対応するように特別に設計された低オン抵抗10^{mA}(max)の中電圧CMOSアナログスイッチです。最大400mAのピーク電流と300mAの連続電流(MAX4655/MAX4656)及び最大300mAのピーク電流と150mAの連続電流(MAX4657/MAX4658)というスイッチ能力を持っているため、最小25^Ωの負荷をスイッチングすることができます。リードリレーをこれらのデバイスで置換えると、速度が百万倍速くなると共に、寿命サイクル数は実質的に無限になります。通常、消費電力は僅か3mWで、これはスイッチがオンでもオフでも同じです。これらのデバイスはTTL/CMOSコンパチブルで、電源電圧範囲内の任意の電圧をスイッチングすることができます。

これらのデバイスはSPST(单極/单投)スイッチです。MAX4655/MAX4657はノーマリクローズ(NC)、MAX4656/MAX4658はノーマリオープン(NO)です。MAX4655/MAX4656とMAX4657/MAX4658の違いはパッケージの放熱能力です。「Absolute Maximum Ratings」と「Electrical Characteristics」を参照して下さい。

MAX4655～MAX4658の電源電圧範囲はデュアル電源動作の場合±4.5V～±20V、単一電源動作の場合+9V～+40Vです。これらのスイッチはV₊とV₋の間が40V以内であればどのような電源の組み合わせでも動作します。これらのデバイスはどちらの方向にも同等に導通し、レイルトゥレイル[®]アナログ信号に対応しています。オフリーク電流はT_A=+25^{°C}において僅か1nA(max)です。パッケージは8ピンμMAX及びSOPで、大電力アプリケーション用にエクスポートドパッドのオプションがあります。

アプリケーション

リレーの置き換え

試験装置

通信機器

xDSLモデム

PBX、PABX機器

オーディオ信号切換え

オーディオ機器

PCマルチメディア基板

冗長/バックアップ機器

レイルトゥレイルは日本モトローラの商標です。

特長

連続大電流に対応

300mA(MAX4655/MAX4656)

150mA(MAX4657/MAX4658)

大ピーク電流に対応

400mA(MAX4655/MAX4656)

300mA(MAX4657/MAX4658)

オン抵抗：10^Ω(max)(±15V電源)

V_L不要

規定信号範囲でのR_{ON}平坦性：1^Ω(max)

レイルトゥレイル信号に対応

+12V単一電源又は±15Vデュアル電源動作

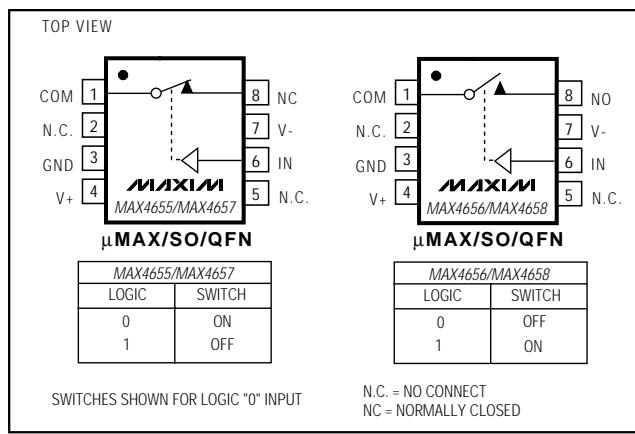
DG417、DG418とピンコンパチブル

型番

PART	TEMP. RANGE	PIN-PACKAGE
MAX4655EGA	-40°C to +85°C	8 QFN
MAX4655EUA	-40°C to +85°C	8 μMAX-EP*
MAX4655ESA	-40°C to +85°C	8 SO-EP*
MAX4656EGA	-40°C to +85°C	8 QFN
MAX4656EUA	-40°C to +85°C	8 μMAX-EP*
MAX4656ESA	-40°C to +85°C	8 SO-EP*
MAX4657EGA	-40°C to +85°C	8 QFN
MAX4657EUA	-40°C to +85°C	8 μMAX
MAX4657ESA	-40°C to +85°C	8 SO
MAX4658EGA	-40°C to +85°C	8 QFN
MAX4658EUA	-40°C to +85°C	8 μMAX
MAX4658ESA	-40°C to +85°C	8 SO

*EP = exposed pad

ピン配置/ファンクションダイアグラム/ 真理値表



Maxim Integrated Products 1

本データシートに記載された内容は、英語によるマキシム社の公式なデータシートを翻訳したものです。翻訳により生じる相違及び誤りについての責任は負いかねます。正確な内容の把握にはマキシム社の英語のデータシートをご参照下さい。

無料サンプル及び最新版データシートの入手にはマキシム社のホームページをご利用下さい。www.maxim-ic.com

大電流、10 A、SPST、CMOS アナログスイッチ

ABSOLUTE MAXIMUM RATINGS

V+ to GND	-0.3V to +44V
V- to GND	-44V to +0.3V
V+ to V-	-0.3V to +44V
All Other Pins to GND (Note 1)	V- - 0.3V to V+ + 0.3V
Continuous Current, COM, NO, NC (MAX4655/MAX4656)	±300mA
Continuous Current, COM, NO, NC (MAX4657/MAX4658)	±150mA
Continuous Current, IN	±30mA
Peak Current, COM, NO, NC (pulsed at 1ms, 10% duty cycle)	
MAX4655/MAX4656	±400mA
(pulsed at 1ms, 10% duty cycle)	
MAX4657/MAX4658	±300mA

Continuous Power Dissipation ($T_A = +70^\circ\text{C}$)	
8-Pin QFN (derate 24.4mW/ $^\circ\text{C}$ above $+70^\circ\text{C}$)	195mW
8-Pin µMAX-EP (derate 10.3mW/ $^\circ\text{C}$ above $+70^\circ\text{C}$)	
MAX4655/MAX4656	825mW
8-Pin µMAX (derate 4.50mW/ $^\circ\text{C}$ above $+70^\circ\text{C}$)	
MAX4657/MAX4658	362mW
8-Pin SO-EP (derate 18.9mW/ $^\circ\text{C}$ above $+70^\circ\text{C}$)	
MAX4655/MAX4656	1509mW
8-Pin SO (derate 5.88mW/ $^\circ\text{C}$ above $+70^\circ\text{C}$)	
MAX4657/MAX4658	471mW
Operating Temperature Ranges	
MAX4655–MAX4658	-40°C to +85°C
Junction Temperature	+150°C
Storage Temperature Range	-65°C to +150°C
Lead Temperature (soldering, 10s)	+300°C

Note 1: Signals on NC, NO, COM, or IN exceeding V+ or V- will be clamped by internal diodes. Limit forward diode current to maximum current rating.

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

ELECTRICAL CHARACTERISTICS—Dual Supplies

V+ = +15V, V- = -15V, $V_{IH} = 2.4\text{V}$, $V_{IL} = 0.8\text{V}$, $T_A = T_{MIN}$ to T_{MAX} , unless otherwise noted. Typical values are at $T_A = +25^\circ\text{C}$.)
(Notes 2, 7)

PARAMETER	SYMBOL	CONDITIONS	T_A	MIN	TYP	MAX	UNITS
ANALOG SWITCH							
Analog Signal Range	V_{NO} , V_{NC} , V_{COM}			V-		V+	V
On-Resistance	R_{ON}	$I_{COM} = 100\text{mA}$; V_{NO} or $V_{NC} = \pm 10\text{V}$	+25°C		7	10	Ω
			T_{MIN} to T_{MAX}			15	
On-Resistance Flatness (Note 3)	$R_{FLAT(ON)}$	$I_{COM} = 100\text{mA}$; V_{NO} or $V_{NC} = -5\text{V}$, 0, +5V	+25°C		0.3	1	Ω
			T_{MIN} to T_{MAX}			1.5	
NO or NC Off-Leakage Current (Note 4)	$I_{NO(OFF)}$ or $I_{NC(OFF)}$	$V_{COM} = +14.5\text{V}$, -14.5V; V_{NO} or $V_{NC} = -14.5\text{V}$, +14.5V	+25°C	-1	0.01	1	nA
			T_{MIN} to T_{MAX}	-10		10	
COM Off-Leakage Current (Note 4)	$I_{COM(OFF)}$	$V_{COM} = +14.5\text{V}$, -14.5V; V_{NO} or $V_{NC} = -14.5\text{V}$, +14.5V	+25°C	-1	0.01	1	nA
			T_{MIN} to T_{MAX}	-10		10	
COM On-Leakage Current (Note 4)	$I_{COM(ON)}$	$V_{COM} = +14.5\text{V}$, -14.5V; V_{NO} or $V_{NC} = +14.5\text{V}$, -14.5V, or floating	+25°C	-2		2	nA
			T_{MIN} to T_{MAX}	-20		20	
DYNAMIC CHARACTERISTICS							
Turn-On Time	t_{ON}	V_{NO} or $V_{NC} = 10\text{V}$; $R_L = 50\Omega$; MAX4655/4656, $R_L = 100\Omega$; MAX4657/4658, $C_L = 35\text{pF}$; Figure 3	+25°C		110	200	ns
			T_{MIN} to T_{MAX}			300	
Turn-Off Time	t_{OFF}	V_{NO} or $V_{NC} = 10\text{V}$; $R_L = 50\Omega$; MAX4655/4656, $R_L = 100\Omega$; MAX4657/4658, $C_L = 35\text{pF}$; Figure 3	+25°C		75	100	ns
			T_{MIN} to T_{MAX}			150	

大電流、10 A、SPST、CMOS アナログスイッチ

ELECTRICAL CHARACTERISTICS—Dual Supplies (continued)

$V_+ = +15V$, $V_- = -15V$, $V_{IH} = 2.4V$, $V_{IL} = 0.8V$, $T_A = T_{MIN}$ to T_{MAX} , unless otherwise noted. Typical values are at $T_A = +25^\circ C$.)
(Notes 2, 7)

PARAMETER	SYMBOL	CONDITIONS	T_A	MIN	TYP	MAX	UNITS
Charge Injection	Q	$V_{GEN} = 0$; $R_{GEN} = 0$; $C_L = 1nF$; Figure 4	+25°C	23			pC
-3dB Bandwidth	BW		+25°C	210			MHz
Off-Isolation (Note 5)	V_{ISO}	$f = 1MHz$; $R_L = 50\Omega$; Figure 5	+25°C	-77			dB
Total Harmonic Distortion	THD	$f = 20Hz$ to $20kHz$, $V_{N_} = 5V_{p-p}$; $R_L = 600\Omega$	+25°C	0.007			%
NO or NC Off-Capacitance	$C_{NO(OFF)}$, $C_{NC(OFF)}$	$f = 1MHz$; Figure 6	+25°C	25			pF
COM Off-Capacitance	$C_{COM(OFF)}$	$f = 1MHz$; Figure 6	+25°C	25			pF
COM On-Capacitance	$C_{COM(ON)}$	$f = 1MHz$; Figure 7	+25°C	67			pF
DIGITAL I/O							
Input Logic High	V_{IH}		T_{MIN} to T_{MAX}	2.4			V
Input Logic Low	V_{IL}		T_{MIN} to T_{MAX}	0.8			V
Input Leakage Current	I_{IN}	$V_{IN} = 0.8V$ or $2.4V$	T_{MIN} to T_{MAX}	-1	1		μA
POWER SUPPLY							
Power-Supply Range			T_{MIN} to T_{MAX}	± 4.5	± 20		V
Positive Supply Current	I ₊	$V_{IN} = 0$ or $5V$, $V_{N_} = 3V$; $I_{SWITCH} = 200mA$, MAX4655/4656; $I_{SWITCH} = 100mA$, MAX4657/4658	+25°C	90	150		μA
			T_{MIN} to T_{MAX}	300			
Negative Supply Current	I ₋	$V_{IN} = 0$ or $5V$, $V_{N_} = 3V$; $I_{SWITCH} = 200mA$, MAX4655/4656; $I_{SWITCH} = 100mA$, MAX4657/4658	+25°C	10	50		μA
			T_{MIN} to T_{MAX}	100			
Ground Current	I _{GND}	$V_{IN} = 0$ or $5V$, $V_{N_} = 3V$; $I_{SWITCH} = 200mA$, MAX4655/4656; $I_{SWITCH} = 100mA$, MAX4657/4658	+25°C	80	130		μA
			T_{MIN} to T_{MAX}	260			

MAX4655-MAX4658

大電流、10 A、SPST、CMOS アナログスイッチ

ELECTRICAL CHARACTERISTICS—Single Supply

($V_+ = +12V$, $V_- = 0$, $V_{IH} = 2.4V$, $V_{IL} = 0.8V$, $T_A = T_{MIN}$ to T_{MAX} , unless otherwise noted. Typical values are at $T_A = +25^\circ C$.) (Note 2)

PARAMETER	SYMBOL	CONDITIONS	T_A	MIN	TYP	MAX	UNITS
ANALOG SWITCH							
Analog Signal Range	V_{IN}		T_{MIN} to T_{MAX}	0	V_+		V
On-Resistance	R_{ON}	$I_{COM} = 50mA$, V_{NO} or $V_{NC} = 10V$	+25°C		15	22	Ω
			T_{MIN} to T_{MAX}			33	
On-Resistance Flatness (Note 3)	R_{FLAT} (ON)	$I_{COM} = 50mA$, V_{NO} or $V_{NC} = 2V$, $6V$, $10V$	+25°C		2.2	4	Ω
			T_{MIN} to T_{MAX}			5	
DYNAMIC CHARACTERISTICS							
Turn-On Time	t_{ON}	V_{NO} or $V_{NC} = 10V$; $R_L = 100\Omega$ MAX4655/4656, $R_L = 200\Omega$ MAX4657/4658, $C_L = 35pF$; Figure 3	+25°C		140	200	ns
			T_{MIN} to T_{MAX}			300	
Turn-Off Time	t_{OFF}	V_{NO} or $V_{NC} = 10V$; $R_L = 100\Omega$ MAX4655/4656, $R_L = 200\Omega$ MAX4657/4658, $C_L = 35pF$; Figure 3	+25°C		65	125	ns
			T_{MIN} to T_{MAX}			200	
Charge Injection	Q	$V_{GEN} = 0$; $R_{GEN} = 0$; $C_L = 1nF$; Figure 4	+25°C		1		pC
POWER SUPPLY							
Power-Supply Range	V_+			9	40		V
Positive Supply Current (Note 6)	I_+	$V_{IN} = 0$ or $12V$, $I_{SWITCH} = 100mA$, MAX4655/4656; $I_{SWITCH} = 50mA$, MAX4657/4658	+25°C		25	100	μA
			T_{MIN} to T_{MAX}			200	
		$V_{IN} = 0$ or $5V$, $I_{SWITCH} = 100mA$, MAX4655/4656; $I_{SWITCH} = 50mA$, MAX4657/4658	+25°C		46	125	
			T_{MIN} to T_{MAX}			200	

Note 2: The algebraic convention is used in this data sheet; the most negative value is shown in the minimum column.

Note 3: Flatness is defined as the difference between the maximum and minimum value of on-resistance as measured over the specified analog signal range.

Note 4: Leakage parameters are 100% tested at maximum rated hot temperature and guaranteed by correlation at $T_A = +25^\circ C$.

Note 5: Off-isolation = $20\log_{10} [V_{COM} / (V_{NC} \text{ or } V_{NO})]$, V_{COM} = output, V_{NC} or V_{NO} = input to off switch.

Note 6: Guaranteed by testing with dual supplies.

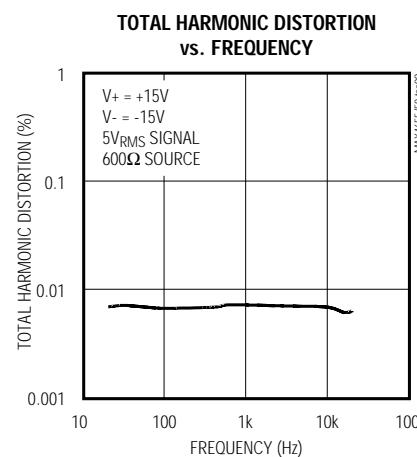
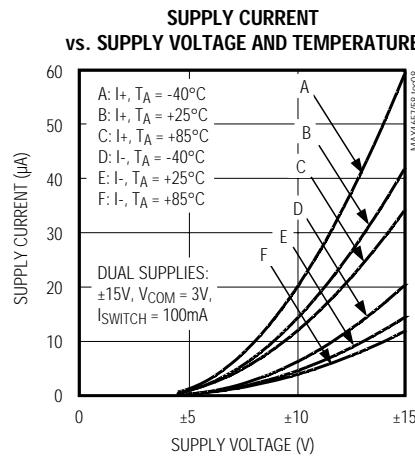
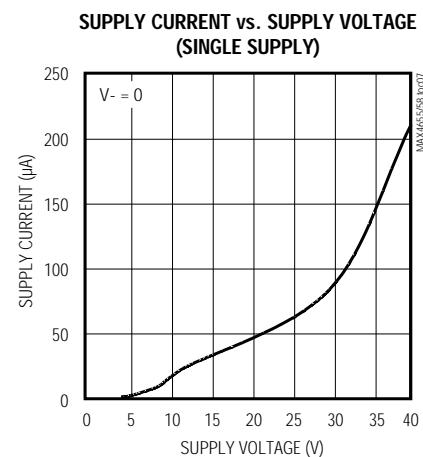
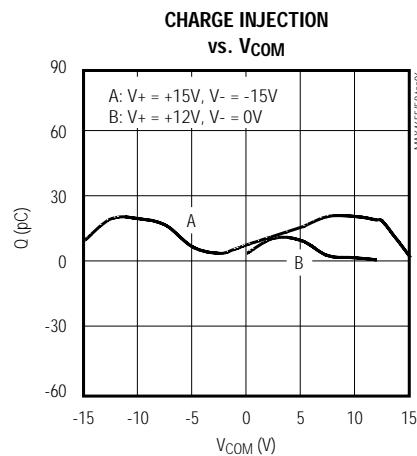
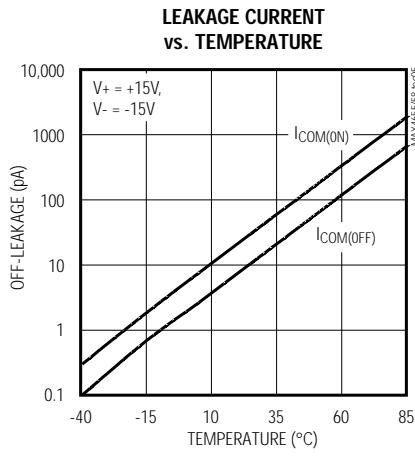
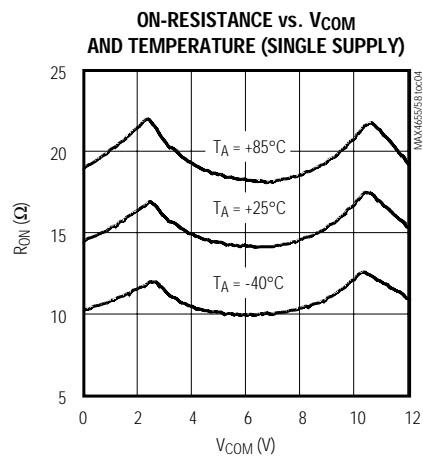
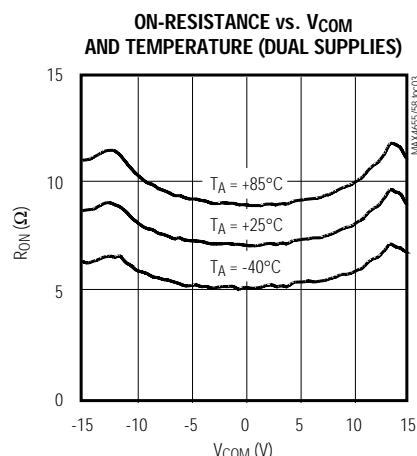
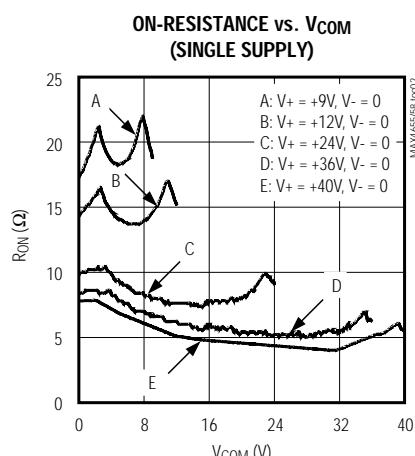
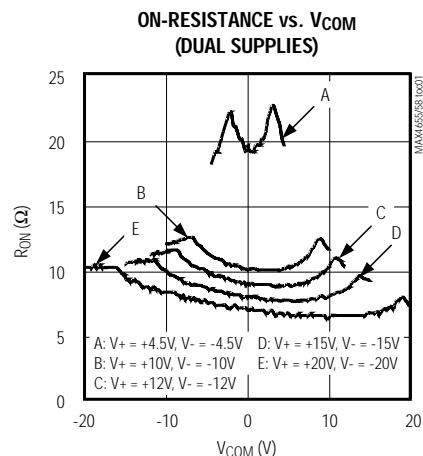
Note 7: -40°C specifications are guaranteed by design.

大電流、10 A、SPST、CMOS アナログスイッチ

MAX4655-MAX4658

標準動作特性

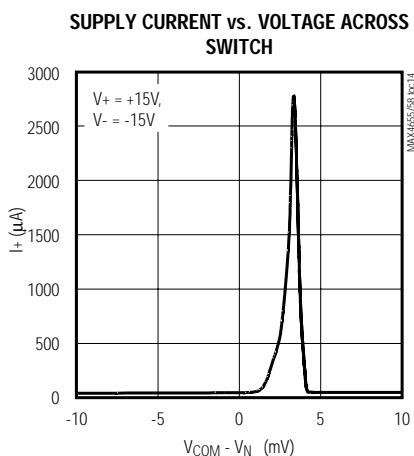
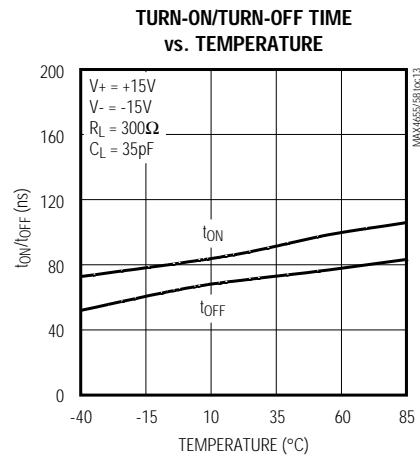
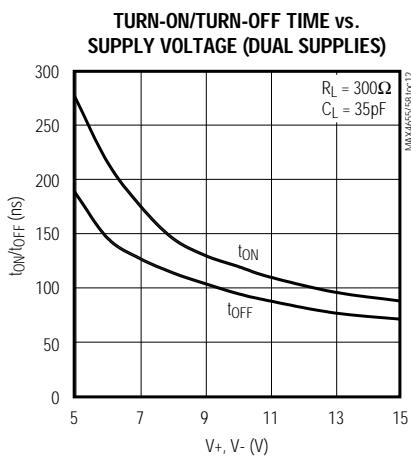
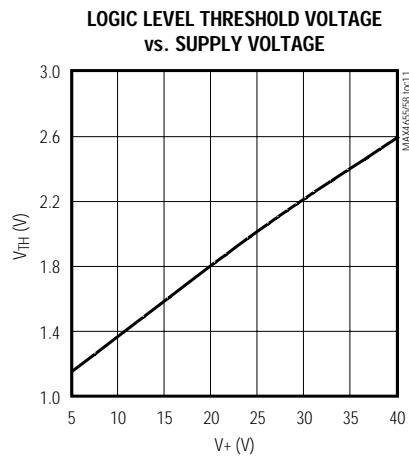
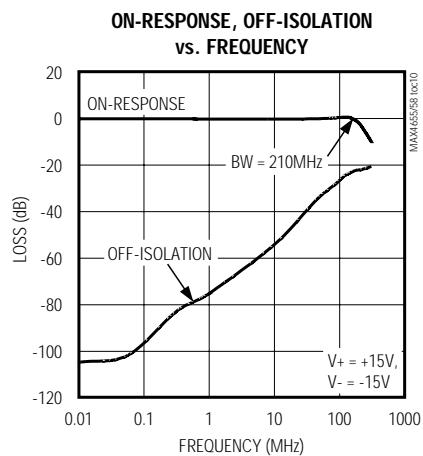
($T_A = +25^\circ\text{C}$, unless otherwise noted.)



大電流、10 A、SPST、CMOS アナログスイッチ

標準動作特性(続き)

($T_A = +25^\circ\text{C}$, unless otherwise noted.)



端子説明

端子		名称	機能
MAX4655/ MAX4657	MAX4656/ MAX4658		
1	1	COM	アナログスイッチ共通端子
2, 5	2, 5	N.C.	内部未接続
3	3	GND	グランド
4	4	V ₊	正電源電圧入力
6	6	IN	デジタル制御入力
7	7	V ₋	負電源電圧入力
—	8	NO	アナログスイッチ(ノーマリオーブン)
8	—	NC	アナログスイッチ(ノーマリクローズ)

大電流、10 、SPST、CMOS アナログスイッチ

MAX4655-MAX4658

詳細

MAX4655～MAX4658はシングルSPST CMOSアナログスイッチです。CMOSスイッチ構造により、僅かな消費電力でレイルトゥレイル信号を扱うことができます。スイッチはTTL/CMOSレベルコンパチブルなデジタル入力で制御されます。MAX4655/MAX4657はノーマリクローズスイッチ、MAX4656/MAX4658はノーマリオープンスイッチです。

これらのデバイスは単一電源又はデュアル電源で動作します。 $\pm 20V$ 電源までの動作が可能であるため、スイッチングのダイナミックレンジが広くなります。更に、特定のアプリケーションに合せた非対称的な動作も可能です。

これらのスイッチは大スイッチ電流(400mAまでのピーク電流及び300mAまでの連続電流)を扱えるように特別に設計されています。これを実現するために、出力Nチャネルデバイスのボディ駆動用に新しい技術が採用されています。(注記：入力NC/NO端子と出力コモン端子の間の基本的なスイッチは、並列なNチャネルMOSFETとPチャネルMOSFETから成っています。)標準的な方法では、スイッチ両端の電圧降下が約600mVまでしか動作しません。600mVを超えると I_{DON} リーカ電流が(オンチップ寄生ダイオードがターンオンするために)増加し、かつ V_+ 消費電流が増加します。新しい検出法を使用すると、スイッチ両端の電圧降下に制限がなくなります。電流と電圧はパッケージの電力消費定格及びスイッチの絶対最大定格のみにより制限されます。

アナログ入力から出力への電圧降下が約7mVの時、消費電流が90 μA から2mA(typ)(1mV～7mV範囲内)に増加します。これは新しい検出/駆動回路に起因しています。

アプリケーション情報

過電圧保護

全CMOS製品に対して、正しい電源シーケンスを行うことが推奨されます。デバイスに定格以上の電圧が印加された場合、恒久的なダメージを受けるため、絶対最大定格を超えないようにすることが大切です。最初にGNDを接続し、次に V_+ 、 V_- 、それから残りのピンを接続して下さい。電源シーケンスの順番を守ることができない場合は、2個の小信号ダイオード(D1、D2)を電源端子と直列に接続して下さい(図1)。ダイオードを追加することによって、アナログ信号範囲が V_+ の1ダイオードドロップ下と V_- の1ダイオードドロップ上の間に低減しますが、デバイスの低スイッチ抵抗、低リーカ電流特性には影響はありません。デバイスの動作は変わらないため、 V_+ 及び V_- の電圧差は+44Vを越えないようにして下さい。 V_- がGNDに接続されている場合、負電源の保護ダイオードは必要ありません。

高周波でのオフアイソレーション

50 のシステムでは、これらの部品の高周波オン応答はDCから100MHz以上で、通常-2dBの損失を伴います。但しスイッチがオフになると、スイッチはコンデンサのように振る舞い、オフアイソレーションは周波数が高くなるにつれて減少します。この効果は、ソース及び負荷のインピーダンスが高いと更に顕著になります。5MHz以上では基板のレイアウトが重要になります。「標準動作特性」に示すグラフでは、BNCコネクタで接続された50 のソース及び負荷を使用しています。

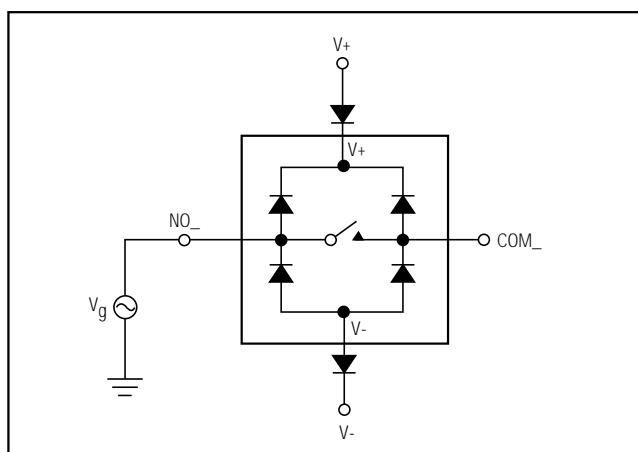


図1. ブロッキングダイオードを使用した過電圧保護

大電流、10 A、SPST、CMOS アナログスイッチ

テスト回路/タイミング図

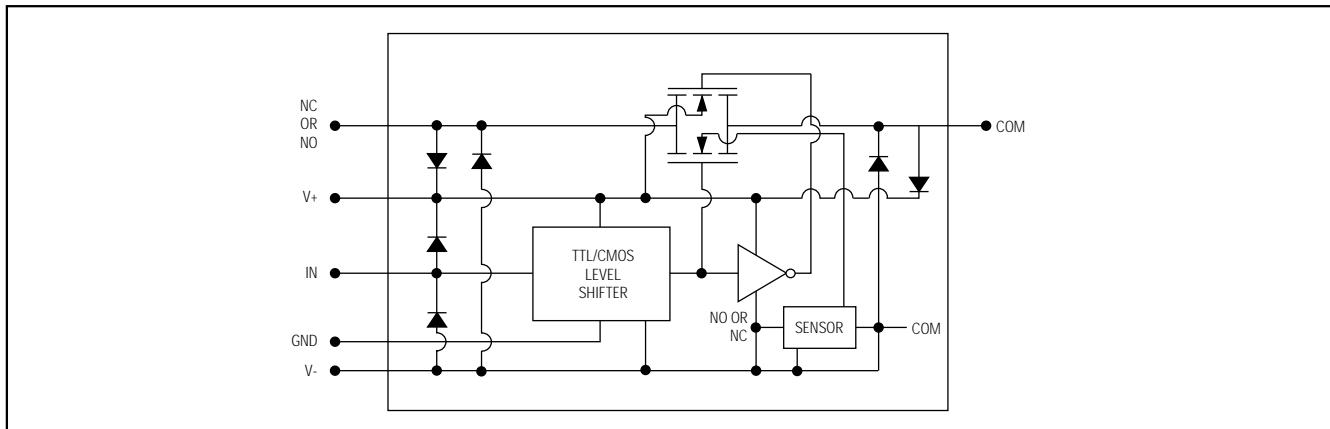


図2. ブロック図

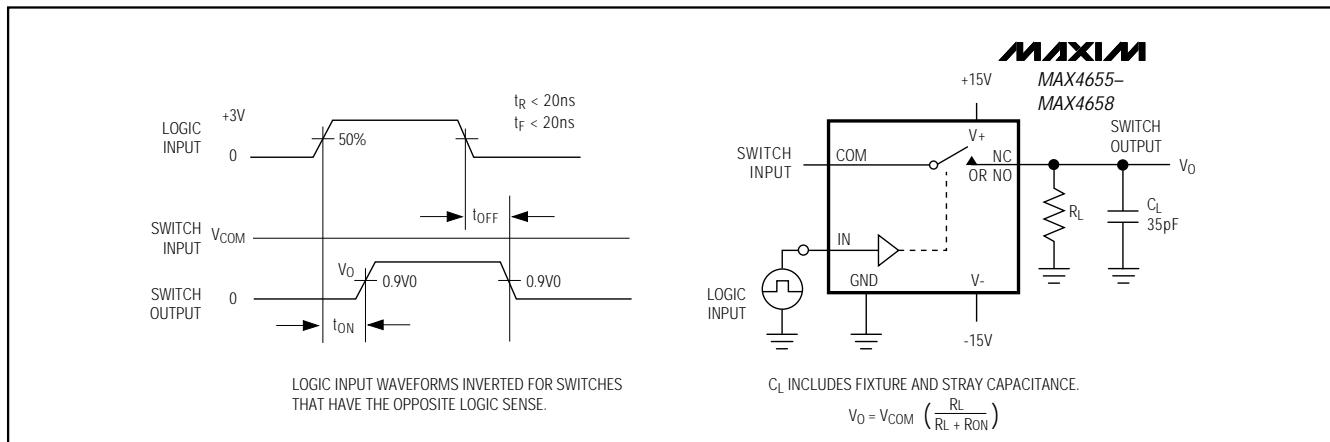


図3. スイッチング時間

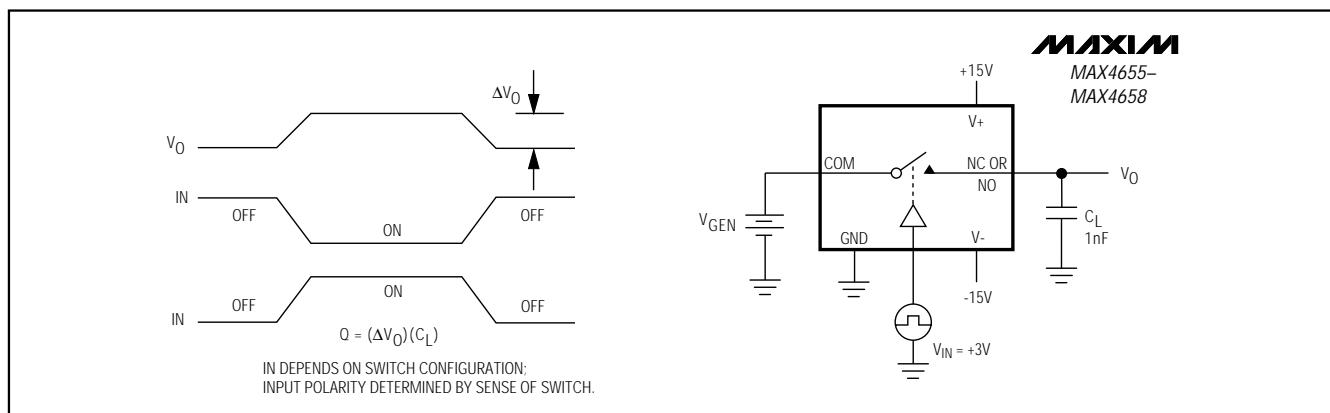


図4. チャージインジェクション

大電流、10 、SPST、CMOS アナログスイッチ

テスト回路/タイミング図(続き)

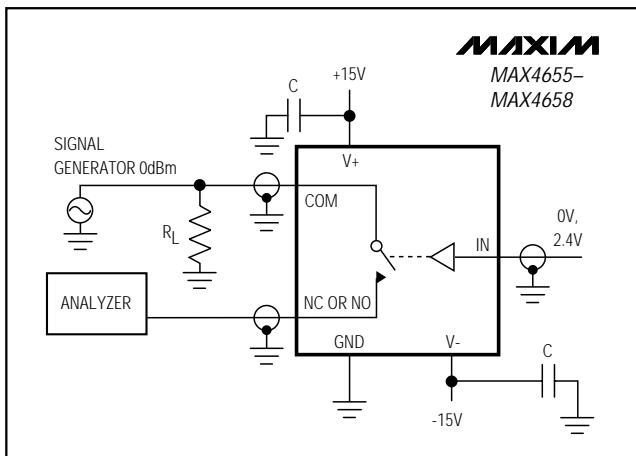


図5. オファイソレーション

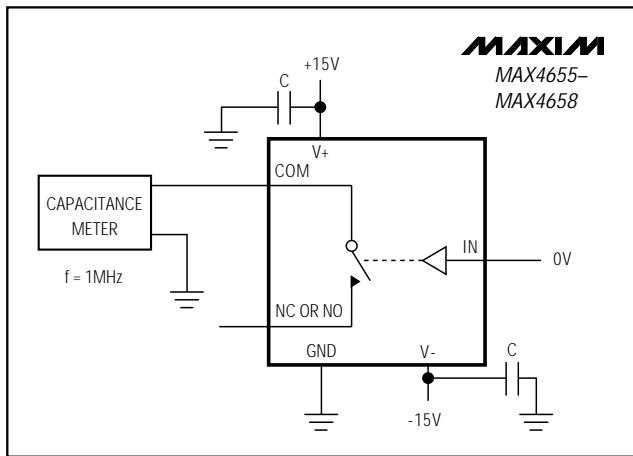


図7. チャネルオン容量

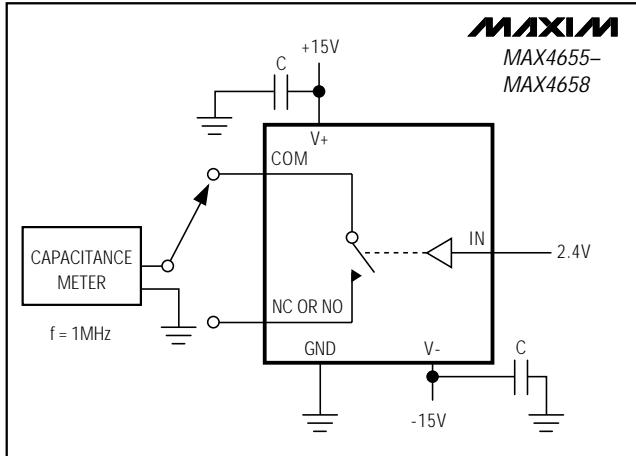


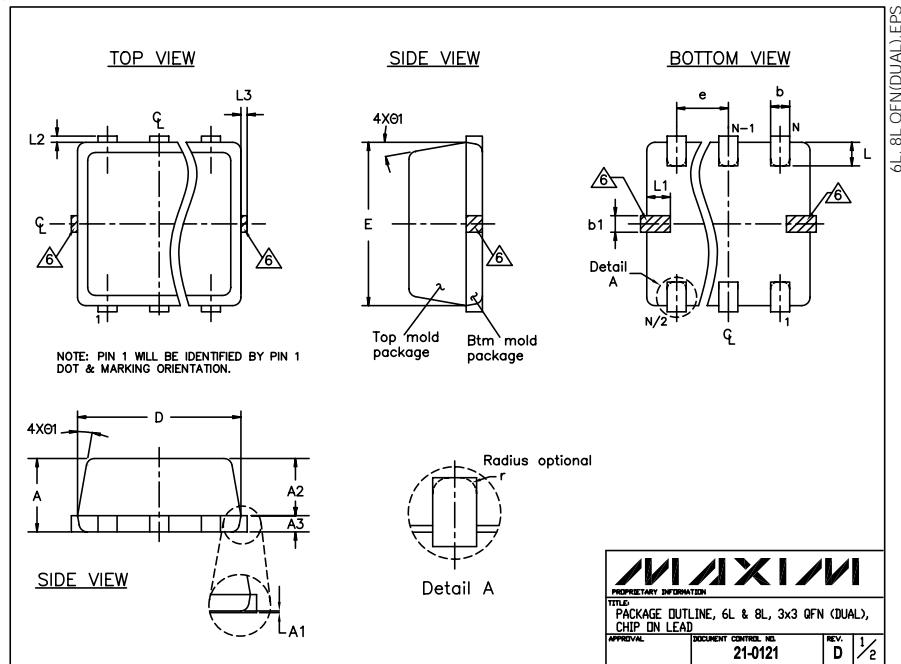
図6. チャネルオフ容量

チップ情報

TRANSISTOR COUNT: 45
PROCESS: CMOS

大電流、10 、SPST、CMOS アナログスイッチ

パッケージ



COMMON DIMENSIONS			VARIATIONS		
SYMBOL	MIN	MAX	SYMBOL	MIN	MAX
A	0.80	1.00	D	2.90	3.10
A1	0	0.05	E	2.90	3.10
A2	0.65	0.90	N	6	8
A3	0.15	0.25	e	0.95 BSC	0.65 BSC
L2	0	0.10	b	0.27	0.43
L3	0	0.10	L	0.21	0.44
b1	0.17	0.30	L1	0.21	0.37
θ1	0°	12°	JEDEC SPEC	—	MO-220 VARIATION EEC-2

Note:

- All dimensions are in mm.
- Package outline exclusive of mold flash & metal burr.
- Package outline inclusive of plating.
- N is the total number of terminals.
- Package surface finishing of Ra0.4μm max.

Shaded areas are not leads. Do not make electrical contact in this area. Use numbered leads for electrical contact.

MAXIM PROPRIETARY INFORMATION

TITLE: PACKAGE OUTLINE, 6L & 8L, 3x3 QFN (DUAL), CHIP ON LEAD

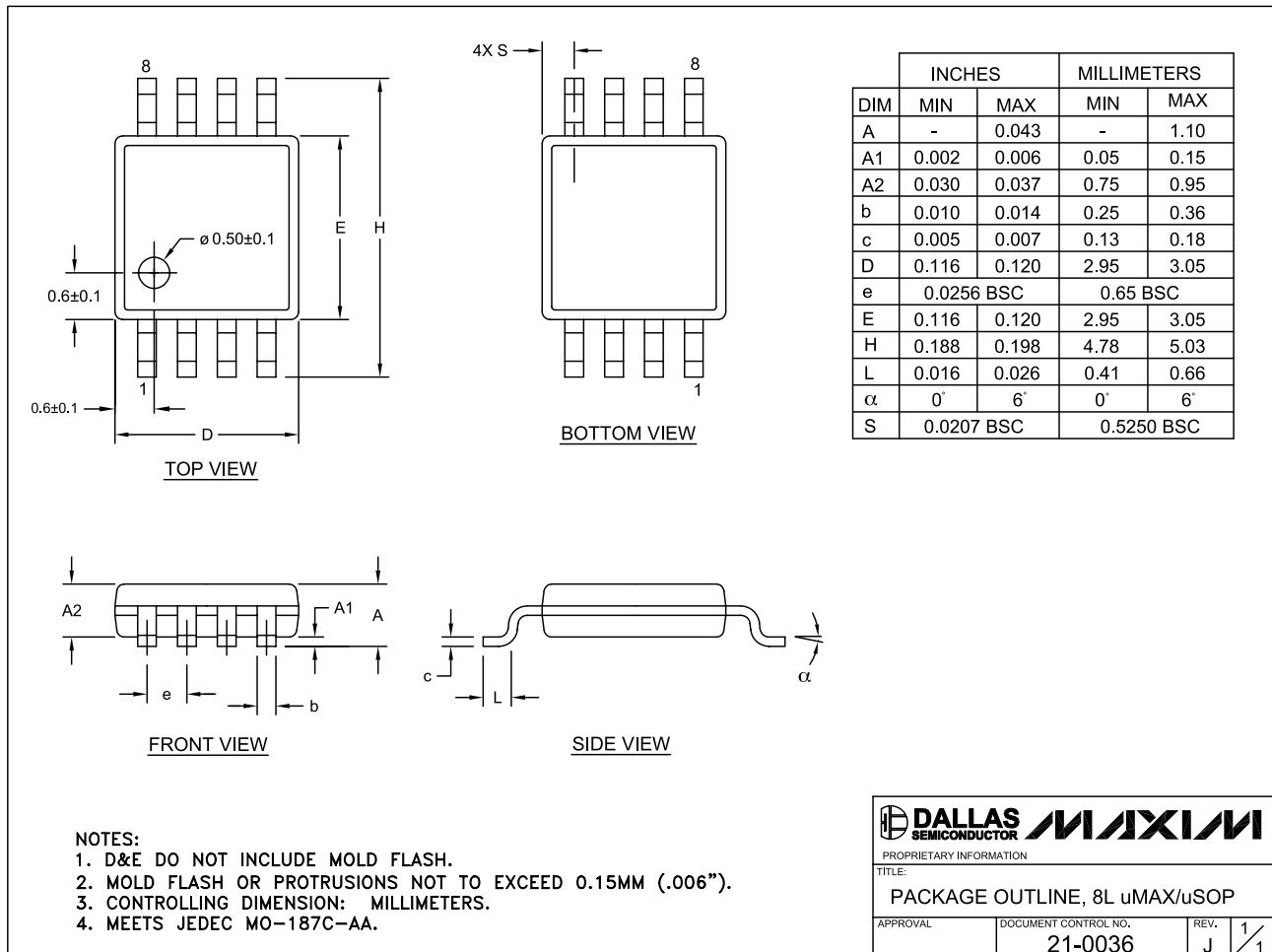
APPROVAL: DOCUMENT CONTROL NO. 21-0121 REV. D 2/2

大電流、10 、SPST、CMOS アナログスイッチ

パッケージ(続き)

SLUMAXDEP8

MAX4655-MAX4658



DALLAS SEMICONDUCTOR MAXIM

PROPRIETARY INFORMATION

TITLE:

PACKAGE OUTLINE, 8L uMAX/uSOP

APPROVAL

DOCUMENT CONTROL NO.
21-0036

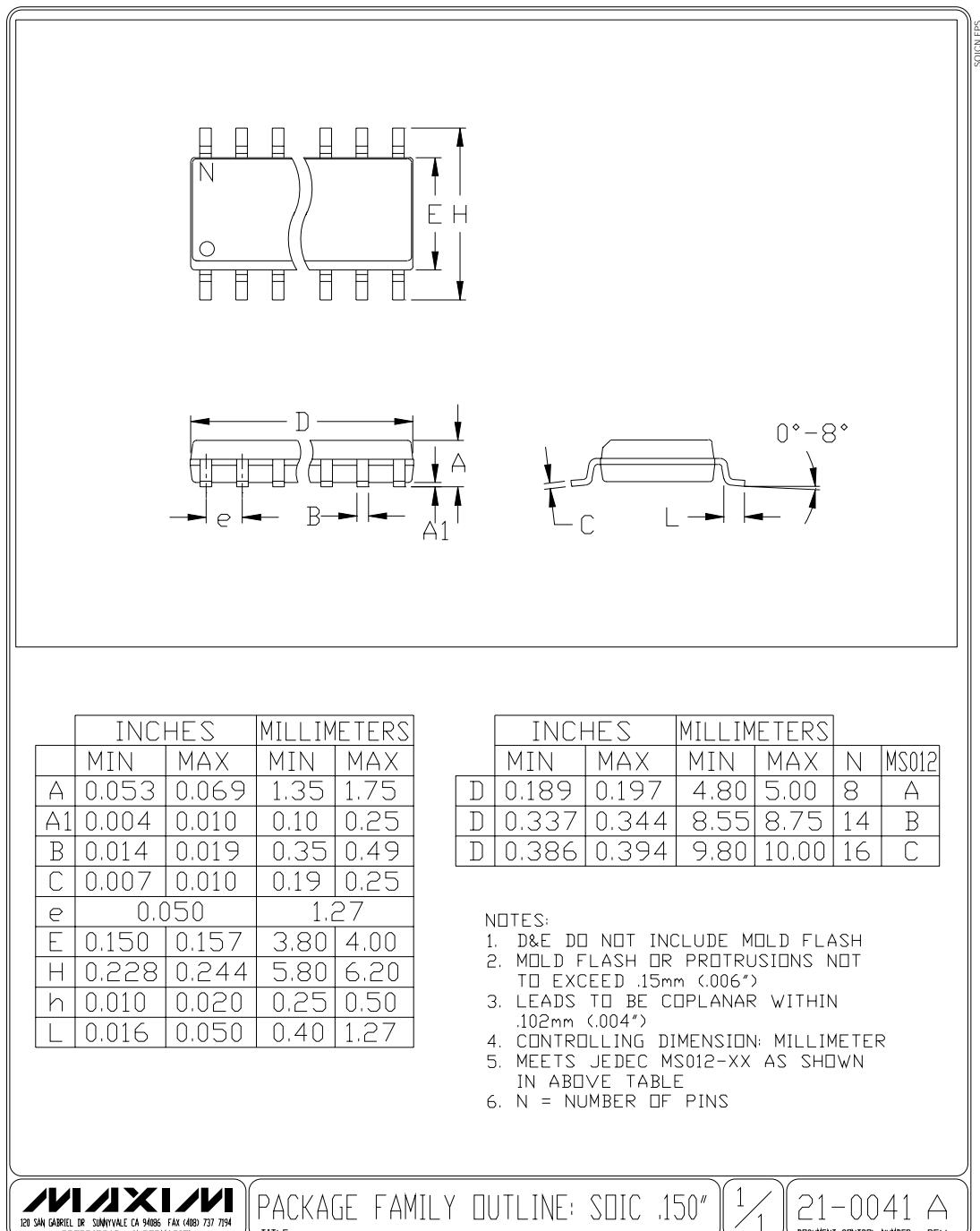
REV.

J

1/1

大電流、10A、SPST、CMOS アナログスイッチ

パッケージ(続き)


MAXIM
 120 SAN GABRIEL DR. SUNNYVALE CA 94086 FAX (408) 737 7194
 PROPRIETARY INFORMATION

PACKAGE FAMILY OUTLINE: SOIC .150"

TITLE

1/1

21-0041 A

DOCUMENT CONTROL NUMBER REV

SC101CJFSPS

マキシム・ジャパン株式会社〒169-0051 東京都新宿区西早稲田3-30-16(ホリゾン1ビル)
TEL. (03)3232-6141 FAX. (03)3232-6149

マキシム社では全体がマキシム社製品で実現されている回路以外の回路の使用については責任を持ちません。回路特許ライセンスは明言されていません。
マキシム社は隨時予告なしに回路及び仕様を変更する権利を保留します。

12 Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600

© 2001 Maxim Integrated Products

MAXIM is a registered trademark of Maxim Integrated Products.