

絶対最大定格

項 目	記 号	定格値	unit	注
最大電源電圧	$V_{CC\max}$	$-1.0 \sim +7.0$	V	1
入力電圧	V_{IN}	$-1.0 \sim +7.0$	V	1
出力電圧	V_{OUT}	$-1.0 \sim +7.0$	V	1
許容消費電力	LC322271J, M LC322271T	$P_{d\max}$	800 700	mW 1
出力短絡電流	I_{OUT}	50	mA	1
動作周囲温度	T_{opr}	$0 \sim +70$	$^{\circ}\text{C}$	1
保存周囲温度	T_{stg}	$-55 \sim +150$	$^{\circ}\text{C}$	1

注1) 絶対最大定格以上のストレスが印加された場合、破壊を起こす恐れがある。

DC許容動作範囲 / $T_a = 0 \sim +70^{\circ}\text{C}$

項 目	記 号	min	typ	max	unit	注
電源電圧	V_{CC}	4.5	5.0	6.5	V	2
入力「H」レベル電圧	V_{IH}	2.4		3.5	V	2
入力「L」レベル電圧 (A0~A7, A8R, RAS, CAS, UW, LW, OE)	V_{IL}	-1.0^*		+0.8	V	2
入力「L」レベル電圧 (I/O1~I/O16)	V_{IL}	-0.5^*		+0.8	V	2

注2) 全ての電圧は V_{SS} を基準とする。

* パルス幅20ns以下の時は -2.0V

DC電気的特性 / $T_a = 0 \sim +70^{\circ}\text{C}$, $V_{CC} = 5\text{V} \pm 10\%$

項 目	記号	条 件	LC322271J, M, T				unit	注
			-70		-80			
			min	max	min	max		
動作電流 (動作時の平均電流)	I _{CC1}	RAS, CAS, アドレスサイクリング: t _{RC} =t _{RC} min		125		115	mA	3, 4, 5
スタンバイ電流	I _{CC2}	RAS=CAS=V _{IH}		2		2	mA	
RASオンリー リフレッシュ電流	I _{CC3}	RASサイクリング, CAS=V _{IH} : t _{RC} =t _{RC} min		125		115	mA	3, 5
高速ページモード電流	I _{CC4}	RAS=V _{IL} , CAS, アドレスサイクリング: t _{RC} =t _{PC} min		115		90	mA	3, 4, 5
スタンバイ電流	I _{CC5}	RAS=CAS=V _{CC} -0.2V		1		1	mA	
CASビフォア RASリフレッシュ電流	I _{CC6}	RAS, CASサイクリング: t _{RC} =t _{RC} min		125		115	mA	3
入力リーク電流	I _{IL}	0V≦V _{IN} ≦6.5V 測定ピン以外のピン=0V	-10	+10	-10	+10	μA	
出力リーク電流	I _{OL}	D _{OUT} はディスエーブル 0V≦V _{OUT} ≦5.5V	-10	+10	-10	+10	μA	
出力「H」レベル電圧	V _{OH}	I _{OUT} = -2.5mA	2.4		2.4		V	
出力「L」レベル電圧	V _{OL}	I _{OUT} = 2.1mA		0.4		0.4	V	

注3) これは最小サイクルでの電流値である。電流は過渡的に流れるので、サイクル時間を長くすると小さくなる。

4) I_{CC1} と I_{CC4} は出力負荷に依存する。 I_{CC1} , I_{CC4} のmax値は出力開放状態での値である。

5) アドレスの切換えは $\overline{\text{RAS}} = V_{IL}$ 中1回以下。 I_{CC4} については1サイクル(t_{PC})中に1回以下とする。

AC電気的特性 / Ta=0~+70°C, V_{CC}=5V±10% (注6, 7, 8)

項 目	記号	LC322271J, M, T				unit	注
		-70		-80			
		min	max	min	max		
ランダムリード, ライトサイクル時間	t _{RC}	130		150		ns	
リード・ライト/リードモディファイライト サイクル時間	t _{RWC}	190		200		ns	
高速ページモードサイクル時間	t _{PC}	45		55		ns	
高速ページモードリード・ライト/ リードモディファイライトサイクル時間	t _{PRWC}	95		100		ns	
RASアクセス時間	t _{RAC}		70		80	ns	9, 14, 15
CASアクセス時間	t _{CAC}		20		30	ns	9, 14
カラムアドレスアクセス時間	t _{AA}		35		45	ns	9, 15
CASプリチャージアクセス時間	t _{GPA}		40		50	ns	9
CASローからの出力 ローインピーダンス時間	t _{CLZ}	0		0		ns	9
出力バッファターンオフ遅れ時間	t _{OFF}	0	20	0	20	ns	10
立上り, 立下り時間	t _T	3	50	3	50	ns	
RASプリチャージ時間	t _{RP}	50		60		ns	
RASパルス幅	t _{RAS}	70	10000	80	10000	ns	
RASパルス幅 (高速ページモードサイクルのみ)	t _{RASP}	70	100000	80	100000	ns	
RASホールド時間	t _{RSH}	20		30		ns	
CASホールド時間	t _{CSH}	70		80		ns	
CASパルス幅	t _{CAS}	20	10000	30	10000	ns	
RAS-CAS遅れ時間	t _{RCB}	25	50	25	50	ns	14
RAS-カラムアドレス遅れ時間	t _{RAD}	17	35	17	35	ns	15
CAS-RASプリチャージ時間	t _{CRP}	10		10		ns	
CASプリチャージ時間	t _{CP}	10		10		ns	
ローアドレスセットアップ時間	t _{ASR}	0		0		ns	
ローアドレスホールド時間	t _{RAH}	12		12		ns	
カラムアドレスセットアップ時間	t _{ASC}	0		0		ns	
カラムアドレスホールド時間	t _{CAH}	15		20		ns	
カラムアドレスホールド時間 (RAS基準)	t _{AR}	50		60		ns	
カラムアドレス-RASリード時間	t _{RAL}	40		45		ns	
リードコマンドセットアップ時間	t _{RCS}	0		0		ns	
リードコマンドホールド時間 (CAS基準)	t _{RCH}	0		0		ns	11
リードコマンドホールド時間 (RAS基準)	t _{RRH}	0		0		ns	11
ライトコマンドホールド時間	t _{WCH}	15		15		ns	
ライトコマンドホールド時間 (RAS基準)	t _{WCR}	50		60		ns	
ライトコマンドパルス幅	t _{WP}	15		15		ns	
ライトコマンド-RASリード時間	t _{RWL}	25		25		ns	
ライトコマンド-CASリード時間	t _{CWL}	20		20		ns	
データ入力セットアップ時間	t _{DS}	0		0		ns	12
データ入力ホールド時間	t _{DH}	15		20		ns	12
データ入力ホールド時間 (RAS基準)	t _{DHR}	50		60		ns	
リフレッシュ時間	t _{REF}		8		8	ms	
ライトコマンドセットアップ時間	t _{WCS}	0		0		ns	13

次ページへ続く。

前ページより続く。

AC電気的特性 / $T_a = 0 \sim +70^\circ\text{C}$, $V_{CC} = 5V \pm 10\%$ (注6, 7, 8)

項 目	記号	LC322271J, M, T				unit	注
		-70		-80			
		min	max	min	max		
CAS-UW, LW遅れ時間	t _{CWD}	50		50		ns	13
RAS-UW, LW遅れ時間	t _{RWD}	100		100		ns	13
カラムアドレス-UW, LW遅れ時間	t _{AWD}	65		65		ns	13
CASプリチャージ時間-UW, LW遅れ時間 (高速ページモードサイクルのみ)	t _{CPWD}	70		70		ns	13
CASセットアップ時間 (CASビフォアRAS)	t _{CSR}	10		10		ns	
CASホールド時間 (CASビフォアRAS)	t _{CHR}	15		15		ns	
RASプリチャージ-CASアクティブ時間	t _{RPC}	10		10		ns	
CASプリチャージ時間 (CASビフォアRASカウンタテスト)	t _{CPT}	40		40		ns	
RASホールド時間 (OE基準)	t _{ROH}	15		15		ns	
OEアクセス時間	t _{OEA}		20		25	ns	9
OE遅れ時間	t _{OED}	15		15		ns	
OE出力バッファターンオフ遅れ時間	t _{OEZ}	0	15	0	15	ns	10
OEコマンドホールド時間	t _{OEH}	20		20		ns	
データ入力-CAS遅れ時間	t _{DZC}	0		0		ns	16
データ入力-OE遅れ時間	t _{DZO}	0		0		ns	16
マスクドライトセットアップ時間	t _{MCS}	0		0		ns	
マスクドライトホールド時間 (RAS基準)	t _{MRH}	0		0		ns	
マスクドライトホールド時間 (CAS基準)	t _{MCH}	0		0		ns	

入出力容量 / $T_a = 25^\circ\text{C}$, $f = 1\text{MHz}$, $V_{CC} = 5V \pm 10\%$

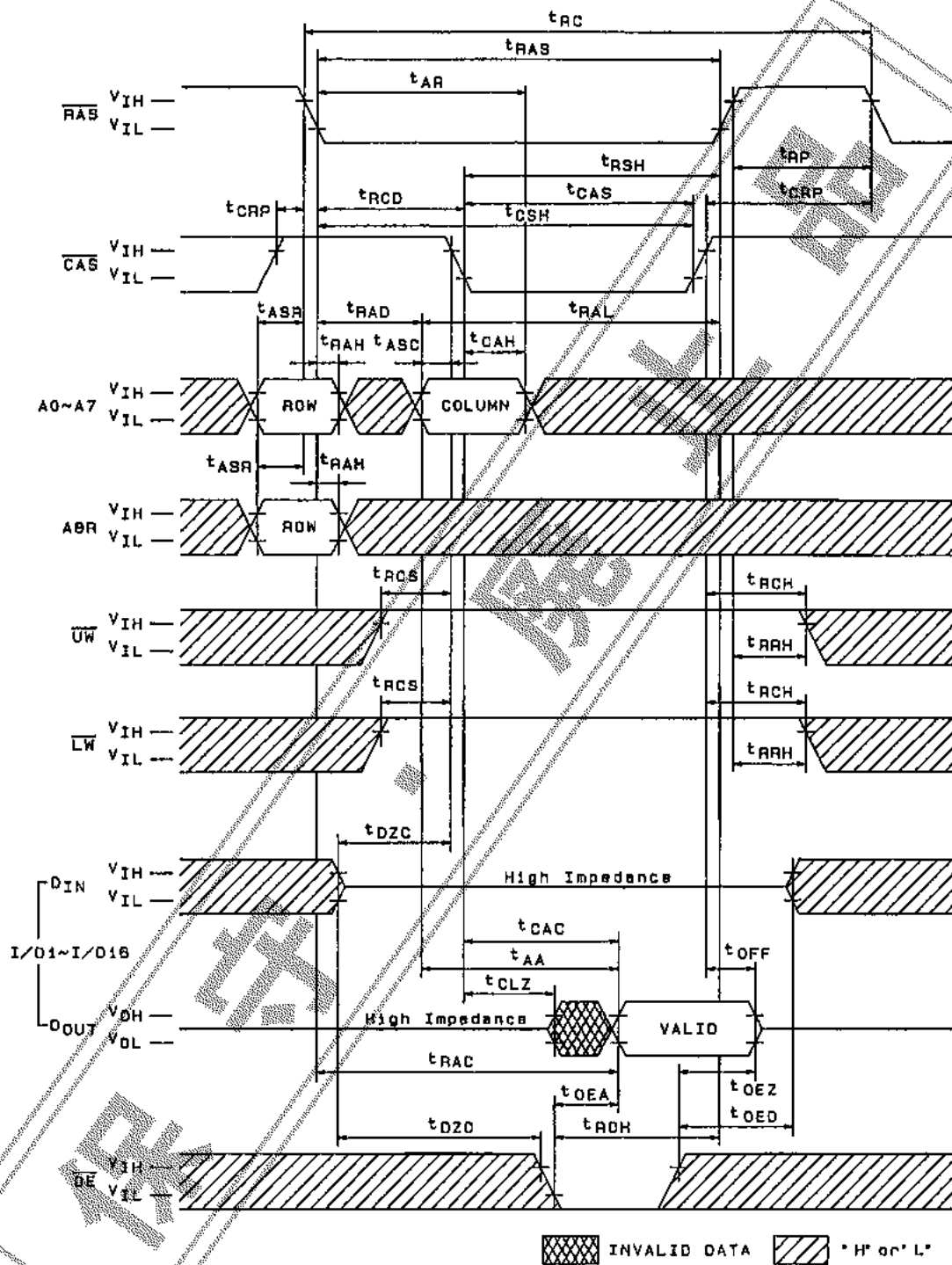
項 目	記 号	min	max	unit
入力容量 (A0~A7, A8R, RAS, CAS, UW, LW, OE)	C_{IN}		7	pF
入出力容量 (I/O1~I/O16)	C_{IO}		7	pF

注6) 電源投入後、 V_{CC} が規定の電圧に到達してから200 μs 後にメモリの動作を開始すること。また、メモリの動作を開始する前に、8サイクル程度のRASダミーサイクルが必要である。更に内部リフレッシュカウンタを使用する場合は、RASダミーサイクルの代わりに8サイクル程度のCASビフォアRASダミーサイクルが必要である。

- 7) $t_T = 5\text{ns}$ で測定。
- 8) 入力信号のタイミングを測定する場合には、 $V_{IH}(\text{min})$ と $V_{IL}(\text{max})$ が基準になる。また、立上り、立下り時間は V_{IH} と V_{IL} の間で定義される。
- 9) 50pFと1TTL負荷で測定される。
- 10) $t_{OFF}(\text{max})$, $t_{OEZ}(\text{max})$ は出力が高インピーダンス状態になり、出力電圧レベルが測定不可能になる時間までと定義される。
- 11) t_{RRH} と t_{RCH} はどちらか一方が満足されていれば動作が保証される。
- 12) これらのパラメータはアーリライトサイクルの場合は、CASの立下りエッジから、リード・ライト/リードモディファイライトサイクルの場合は、UW, LWの立下りエッジから測定される。
- 13) t_{WCS} , t_{CWD} , t_{RWD} , t_{AWD} , t_{CPWD} は動作モードを規定する点でメモリの動作限界点ではない。 $t_{WCS} \geq t_{WCS}(\text{min})$ の場合はアーリライトサイクルとなり、出力端子は高インピーダンスとなる。 $t_{CWD} \geq t_{CWD}(\text{min})$, $t_{RWD} \geq t_{RWD}(\text{min})$, $t_{AWD} \geq t_{AWD}(\text{min})$, $t_{CPWD} \geq t_{CPWD}(\text{min})$ (高速ページモードサイクルのみ)の場合はリード・ライト/リードモディファイライトサイクルとなりデータ出力は選択セルの情報になる。上記以外のタイミングの場合、出力は不確定になる。
- 14) $t_{RCD}(\text{max})$ は動作の限界を示すのではなく、 $t_{RAC}(\text{max})$ を保証する点を示している。もし $t_{RCD} \geq t_{RCD}(\text{max})$ になった場合は、アクセス時間は t_{CAC} によって決まる。
- 15) $t_{RAD}(\text{max})$ は動作の限界を示すのではなく、 $t_{RAC}(\text{max})$ を保証する点を示している。もし $t_{RAD} \geq t_{RAD}(\text{max})$ になった場合は、アクセス時間は t_{AA} によって決まる。
- 16) t_{DZC} と t_{DZO} はどちらか一方が満足されていれば動作が保証される。

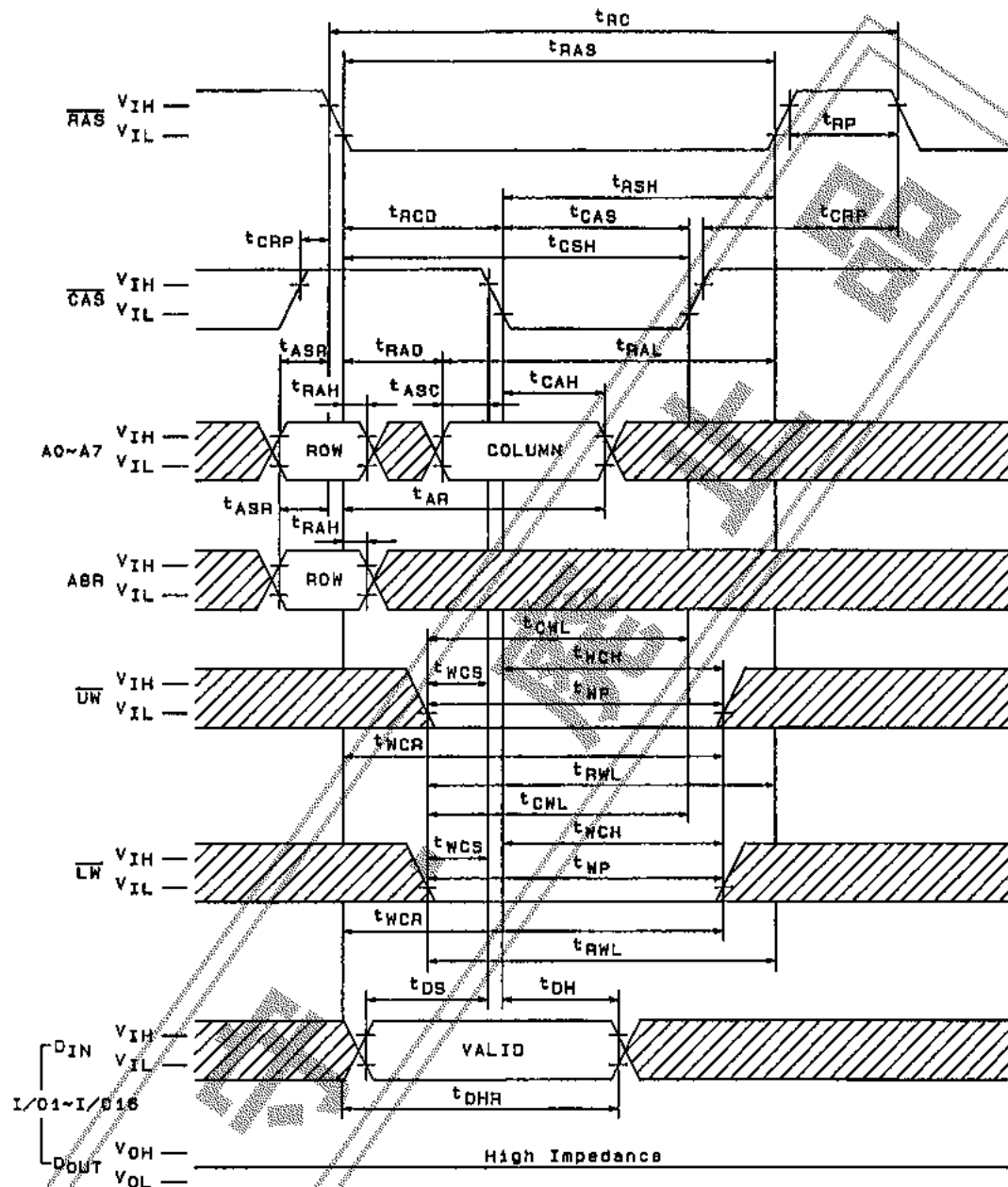
タイミング図

リードサイクル



A02807

アーリライトサイクル

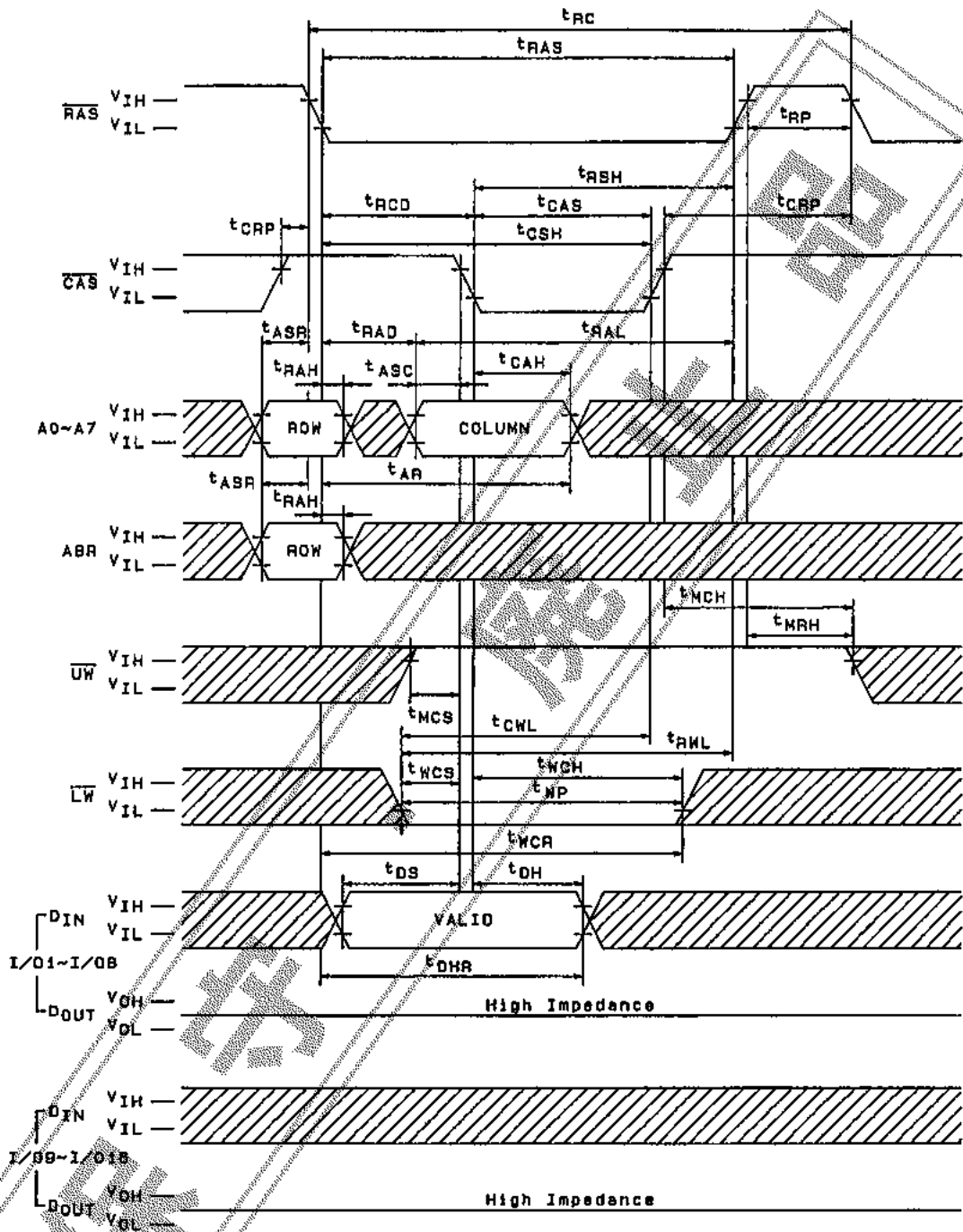


$\text{H}^* \text{ or } \text{L}^*$

$\overline{\text{OE}}: \text{H}^* \text{ or } \text{L}^*$

A02908

ロワーバイトアーリライトサイクル

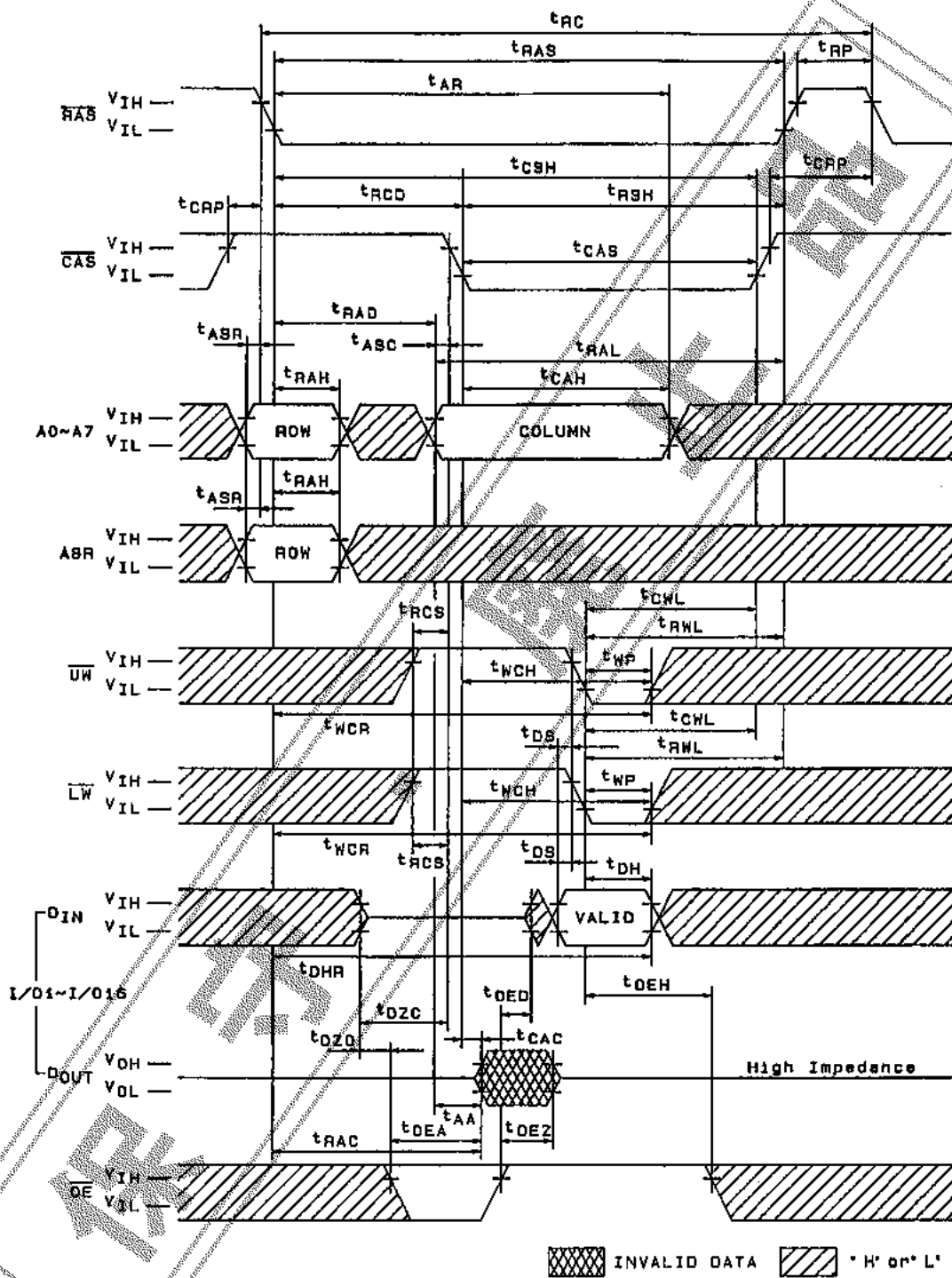


• H* or L*

$\overline{OE}$: • H* or L*

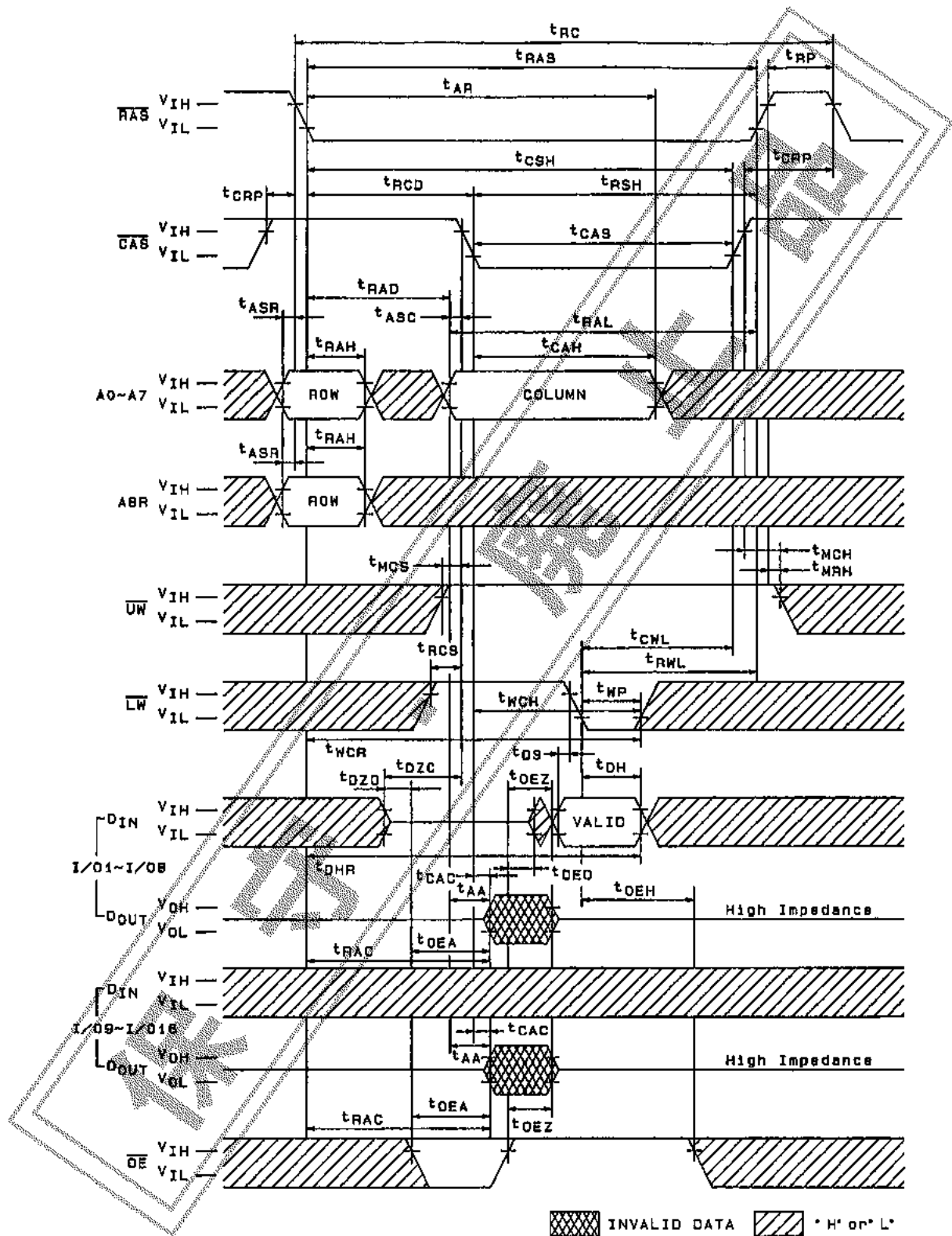
A02910

ライトサイクル (OEコントロール)



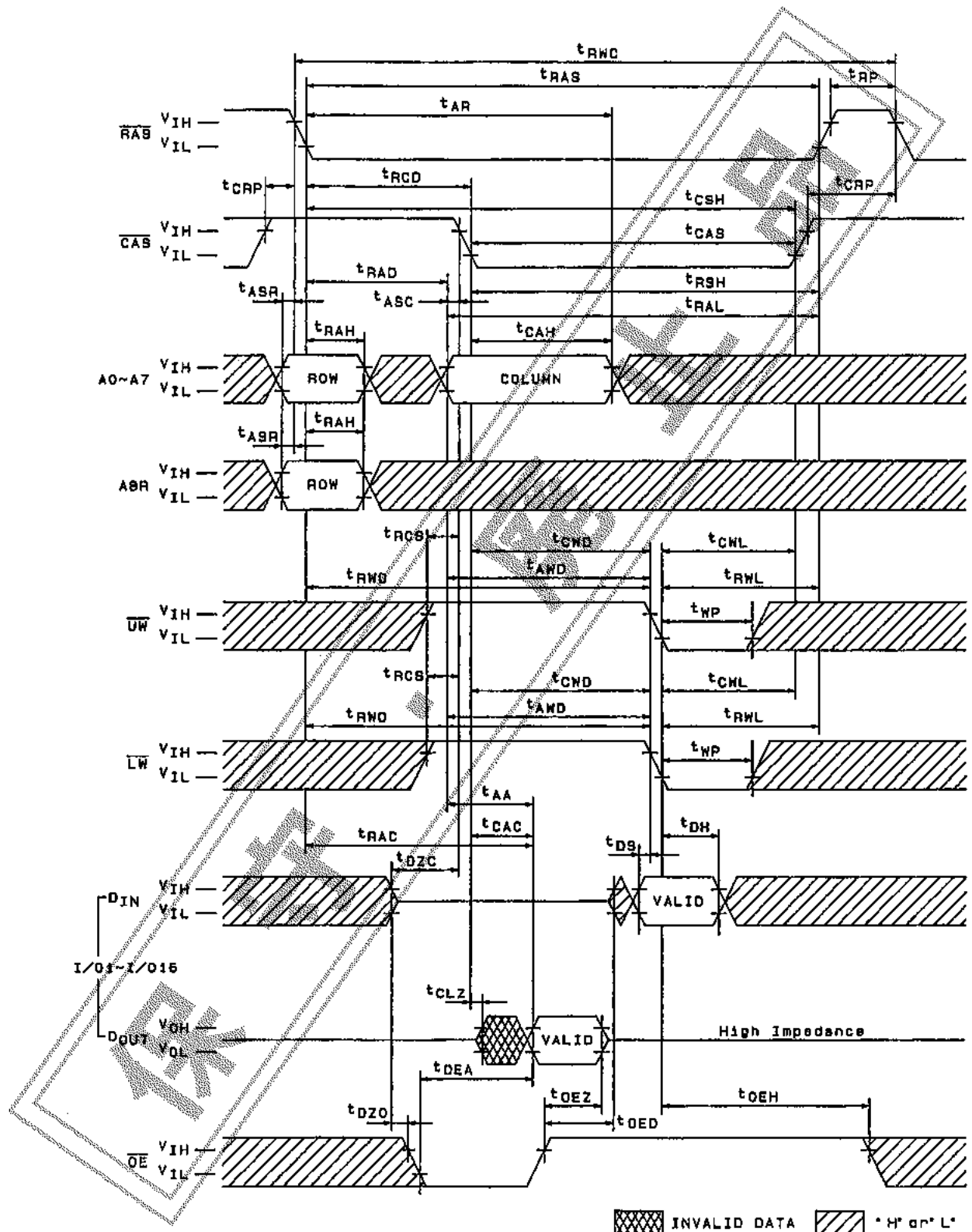
A02511

ローバイトライトサイクル (OEコントロール)



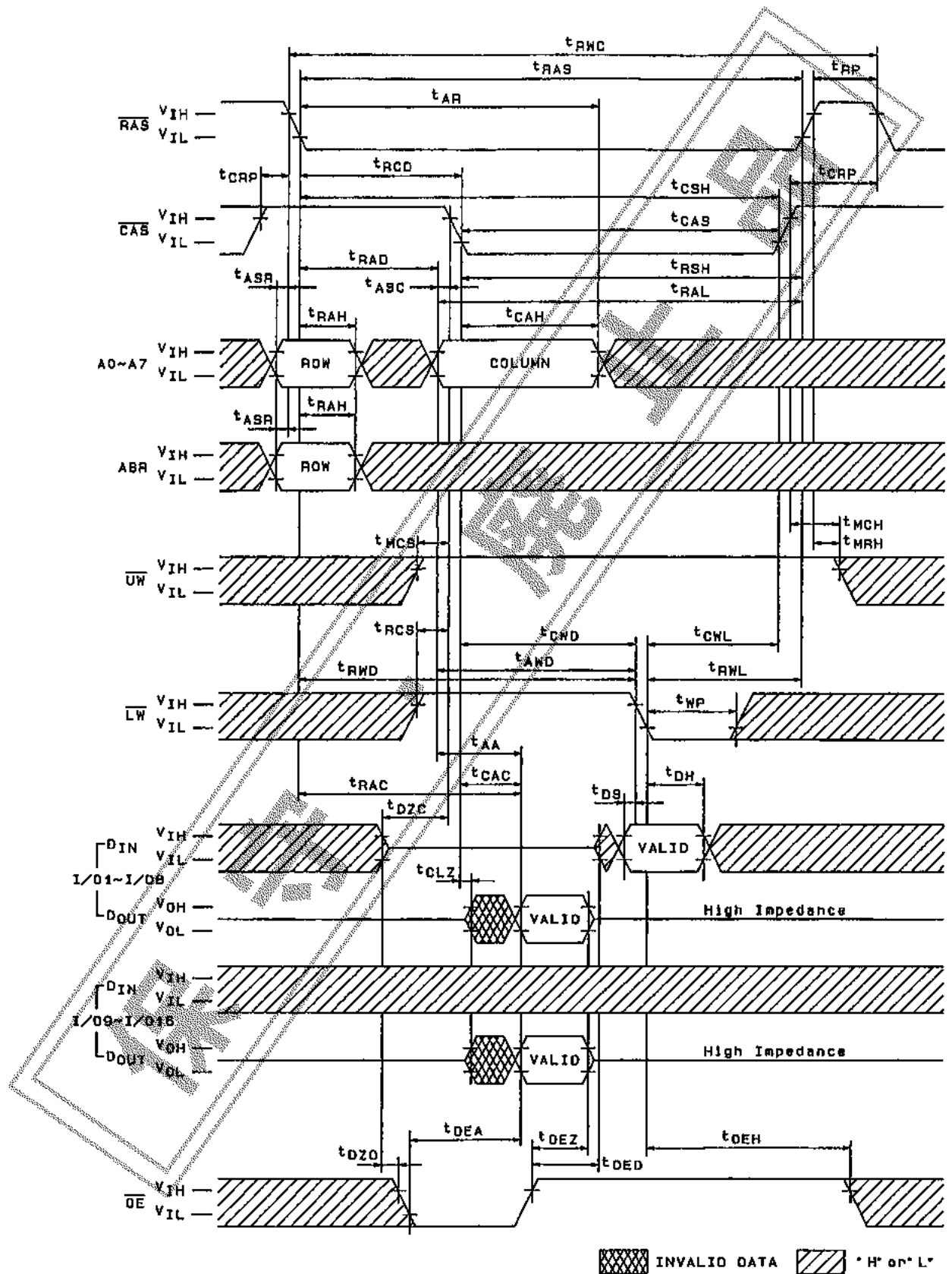
A02913

リードモディファイライトサイクル



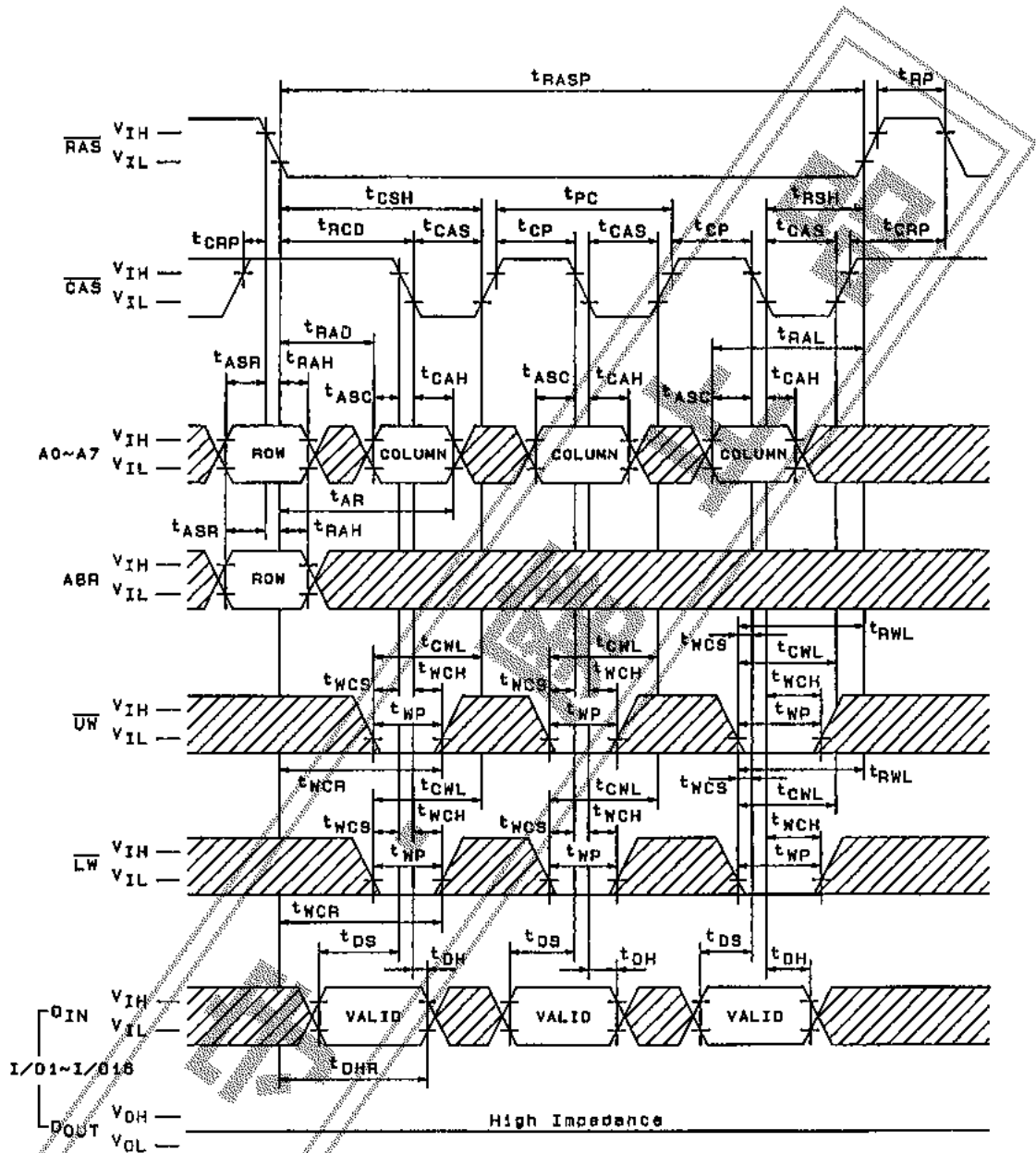
A02814

リードモディファイロワーバイトライトサイクル





高速ページモードアーライトサイクル



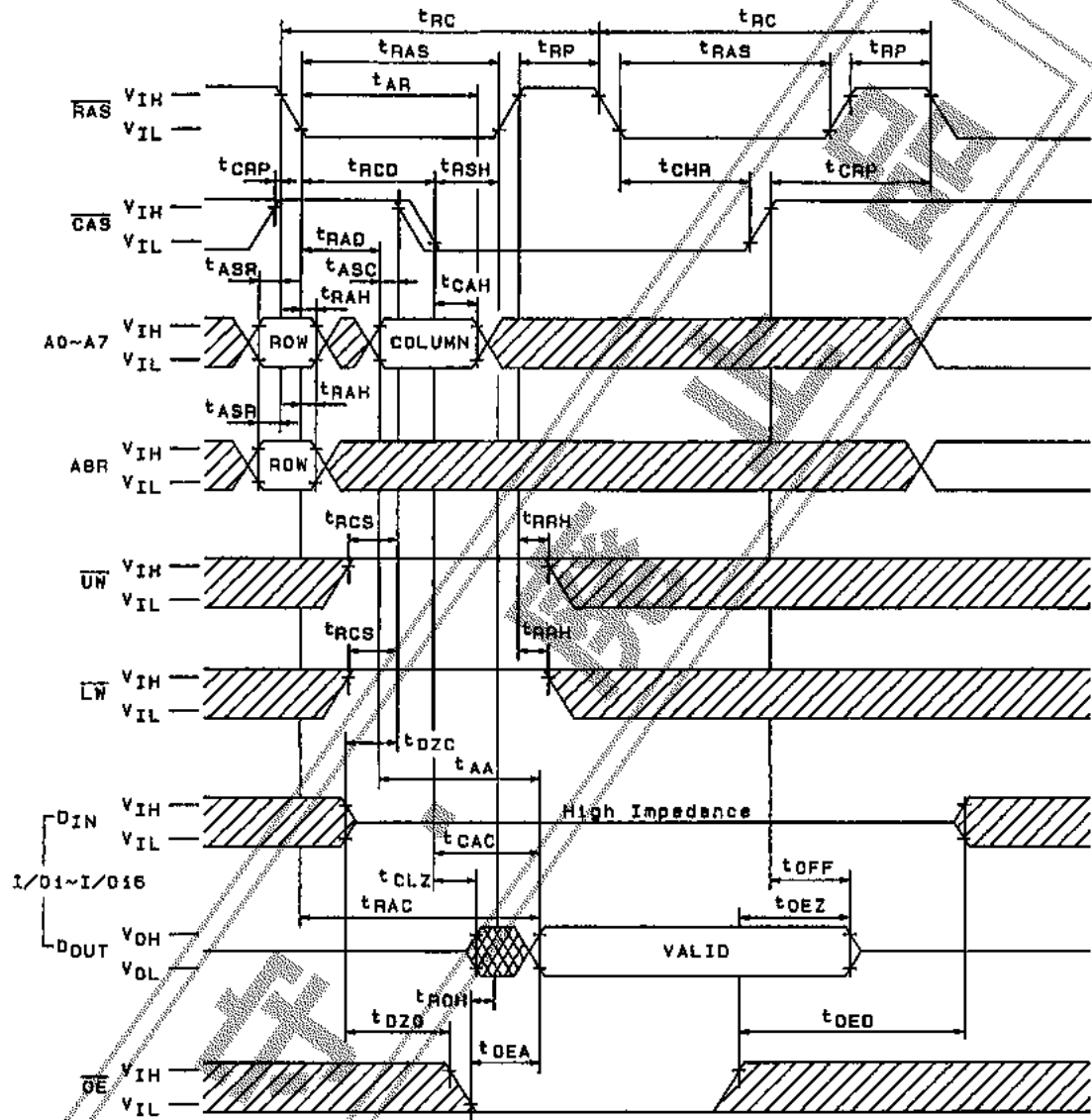
• H or L

OE: H or L

A02018



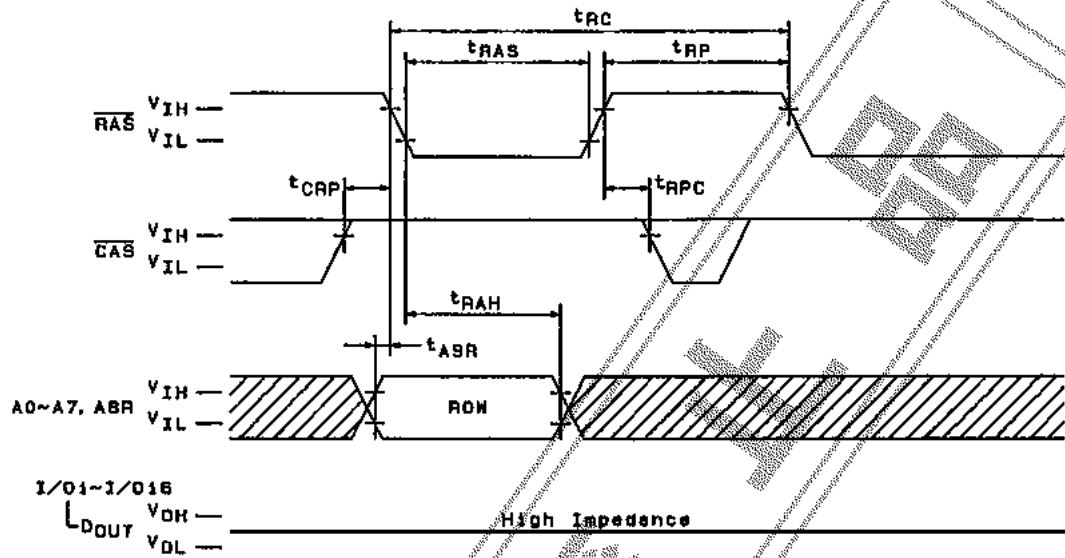
ヒドンリフレッシュサイクル



INVALID DATA 'H' or 'L'

A02024

RASオンリーリフレッシュサイクル

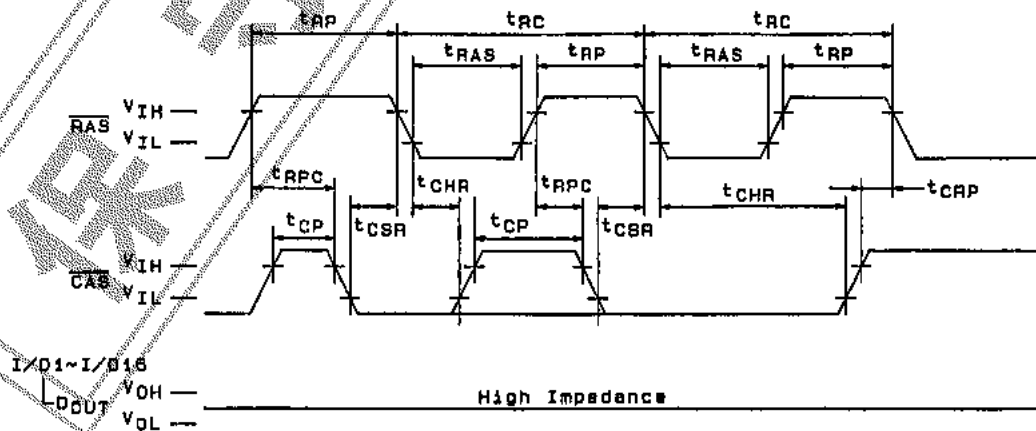


$\overline{OE}, \overline{WE}, \overline{LW}, \overline{DIN}, H^*, H^*, D^*, L^*$

$\text{Hatched box} = H^*, D^*, L^*$

A02925

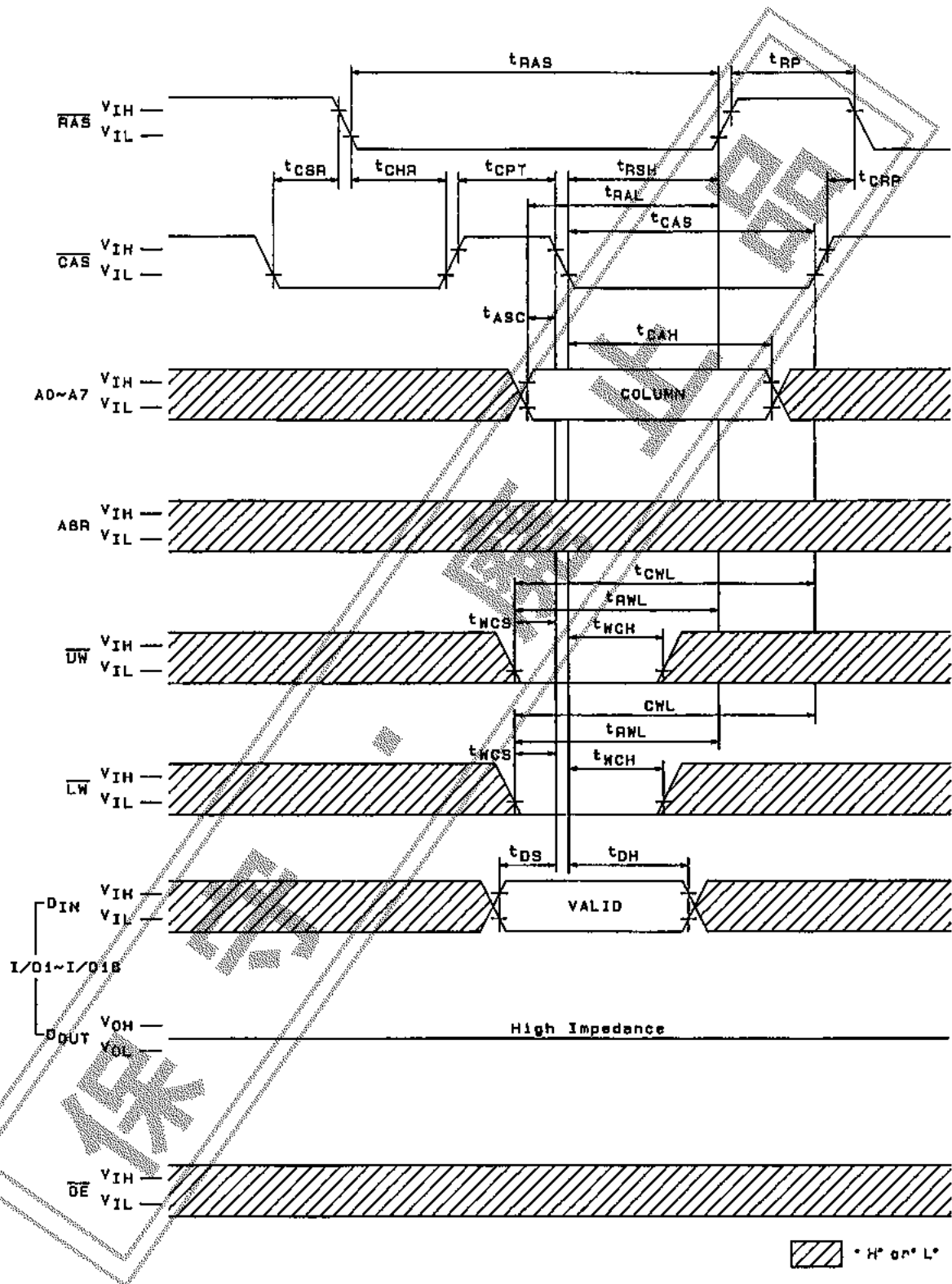
CASビフォアRASリフレッシュサイクル



$A0 \sim A7, ABR, \overline{WE}, \overline{LW}, \overline{OE}, \overline{DIN}, H^*, H^*, D^*, L^*$

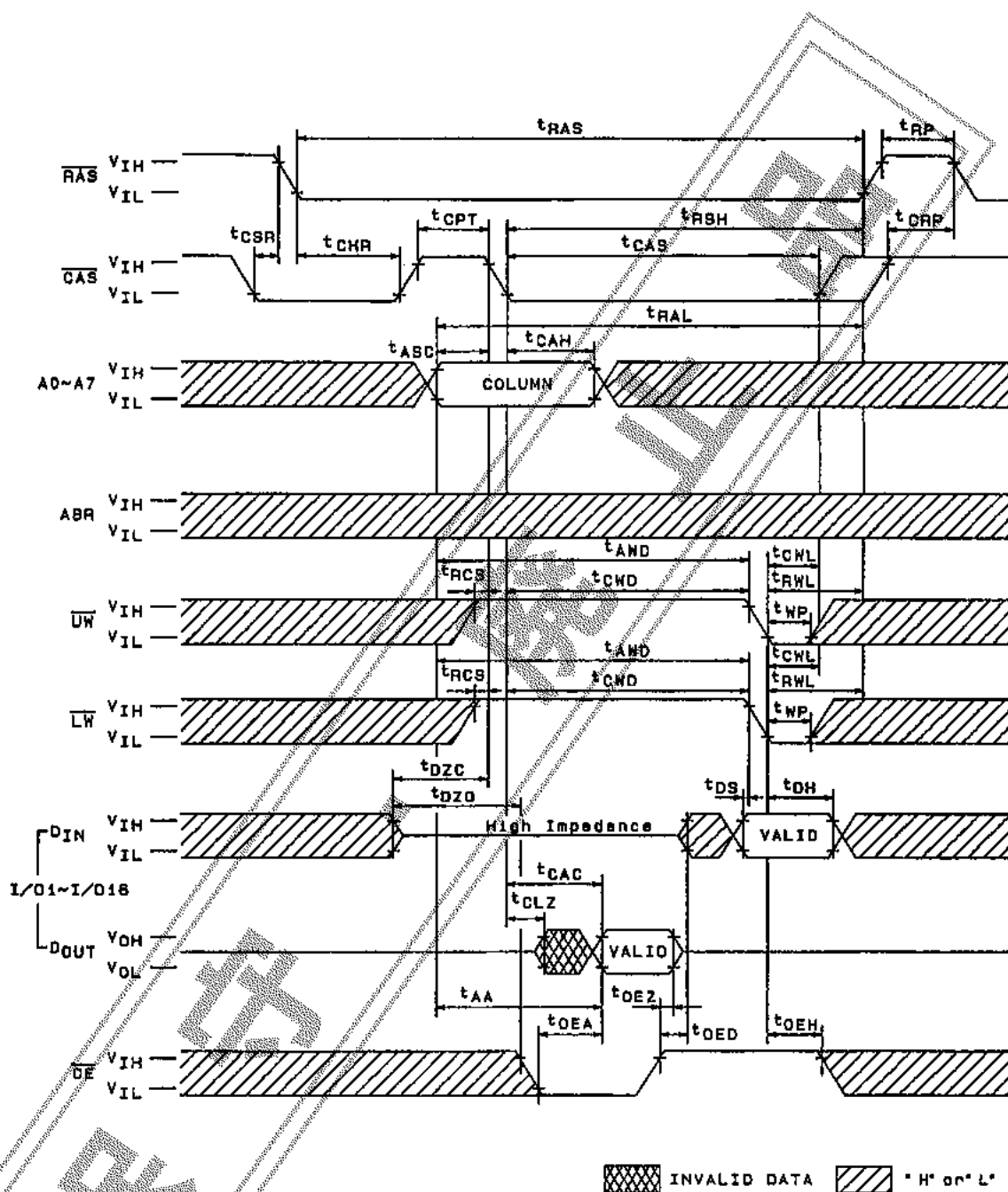
A02925

CASピフォアRASリフレッシュカウンタテストサイクル(ライト)



A02928

CASビフォアRASリフレッシュカウンタテストサイクル(リードモディファイライト)



A02928

- この資料の情報(掲載回路および回路定数を含む)は一例を示すもので、量産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたって第三者の工業所有権その他の権利の実施に対する保証を行うものではありません。
- 本書記載製品が、外国為替および外国貿易管理法に定める戦略物資(役務を含む)に該当する場合、輸出する際に同法に基づく輸出許可が必要です。
- 本書記載の製品は、生命維持装置等、人命にかかわるような、極めて高度の信頼性を要する用途に対応する仕様にはなっておりません。そのような場合には、あらかじめ三洋電機販売窓口までご相談下さい。
- 本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。