

汕头华汕电子器件有限公司

NPN SILICON TRANSISTOR

13007 晶体管芯片说明书

芯片简介

芯片尺寸:4英寸(100mm)

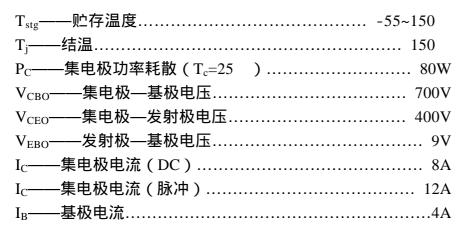
芯片代码: D343AG-00 芯片厚度: 240±20μm 管芯尺寸: 3430×3430μm²

焊位尺寸: B 极 870×475μm²; E 极 1080×480μm²

电极金属:铝 背面金属:银

典型封装: KSE13007, HE13007

极限值(T_a=25)(封装形式:TO-220)



电参数 (Ta=25)(封装形式:TO-220)

参数符号	符号说明	最小值	典型值	最大值	单 位	测试条件
BV _{CEO} (sus)	集电极—发射极维持电压	400			V	$I_C=10\text{mA}$, $I_B=0$
I_{EBO}	发射极—基极截止电流			1	mA	V_{EB} =9V , I_{C} =0
h_{FE}	直流电流增益	10		40		V_{CE} =5V , I_{C} =2A
		5		30		V_{CE} =5V , I_{C} =5A
V _{CE} (sat)	集电极—发射极饱和电压			1	V	$I_C=2A$, $I_B=0.4A$
				2	v	$I_C=5A$, $I_B=1A$
				3	V	$I_C=8A$, $I_B=2A$
V _{BE} (sat)	基极—发射极饱和电压			1.2	V	$I_C=2A$, $I_B=0.4A$
				1.6	V	$I_C=5A$, $I_B=1A$
C_{ob}	共基极输出电容		110		pF	V_{CB} =10V , f=0.1MHz
f_T	特征频率	4			MHz	$V_{CE}=10V$, $I_{C}=0.5A$
t_{ON}	导通时间			1.6	μs	
t_{STG}	载流子贮存时间			3	μs	$V_{CC}=125V$, $I_{C}=5A$,
t_{F}	下降时间			0.7	μs	$I_{B1} = I_{B2} = 1A$

管芯示意图

