

AN5122

カラーテレビ映像中間周波増幅、検波、AGC、AFC回路

Color TV Video IF Amplifier, Detector, AGC, AFC Circuit

■ 概要

AN5122は、カラーテレビの映像中間周波信号処理回路用に設計された半導体集積回路です。

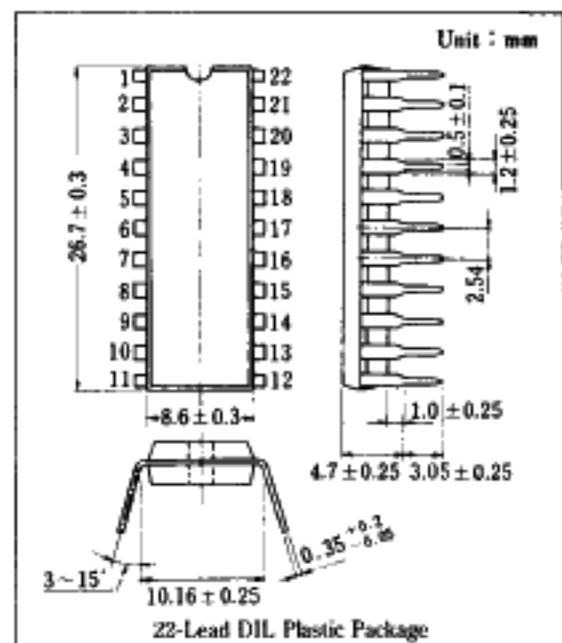
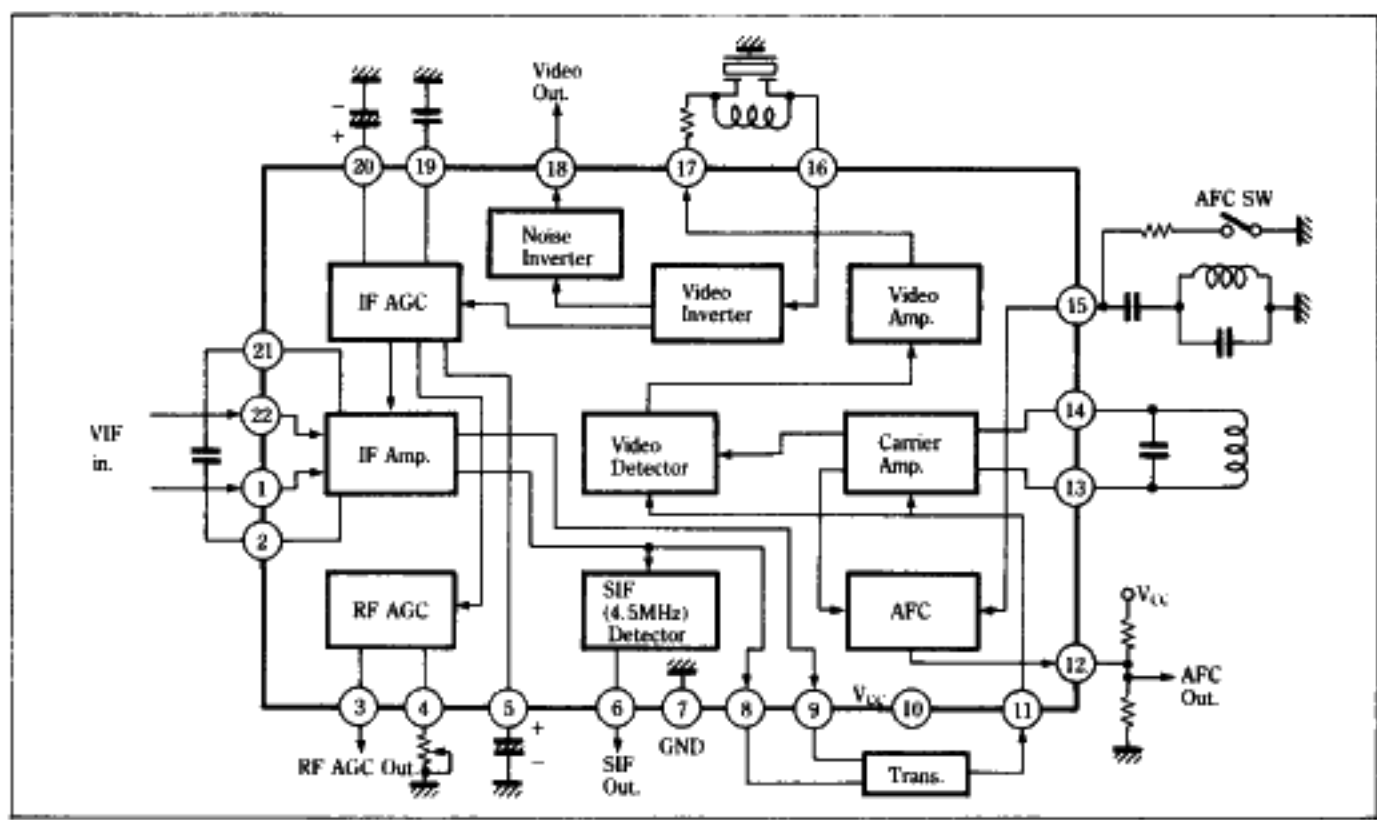
■ 特徴

- 映像中間周波増幅回路、映像検波回路、音声中間周波検波回路、映像前置増幅回路、AGCおよびAFC回路が高密度1チップ化されており、セットのコンパクト設計が可能
- 位相補償形映像同期検波回路の採用により高性能
- 検波回路が音声系と映像系に分離されており、相互に干渉が少ない
- 高性能・高安定なVIF ICであり、合理的なセット設計が可能

■ Features

- High density one-chip integration of video IF amplifier, video detector, SIF detector, video pre-amplifier, AGC and AFC circuits
- Using phase compensation type video synchronous detector circuits
- Independently provided sound and video detector system with less mutual interference
- High performance and high stability

■ ブロック図/Block Diagram



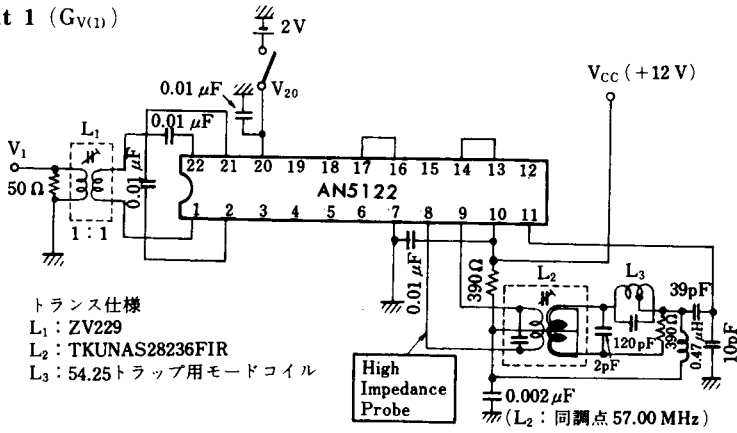
■ 絶対最大定格/Absolute Maximum Ratings (Ta=25°C)

Item		Symbol	Rating		Unit
電 圧	電源電圧	V _{CC}	14.4		V
	回路電圧	V _{8,9-7}	V ₁₀₋₇	0	V
		V ₁₂₋₇	V ₁₀₋₇	0	V
		V ₁₅₋₇	6.5	0	V
		V ₁₆₋₇	V ₁₀₋₇ -0.5	4.3	V
		V ₃₋₇	外部印加不可	0	V
電 流	回路電流	I ₃	-10	1	mA
		I ₅	-10	0.3	mA
		I ₁₇	-10	0.3	mA
		I ₁₈	-10	0.3	mA
許容損失 (Ta=70°C)		P _D	1100		mW
温 度	動作周囲温度	T _{oper}	-20~+70		°C
	保存温度	T _{stg}	-55~+150		°C

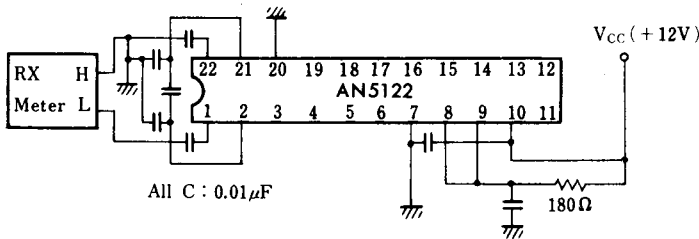
■ 電気的特性/Electrical Characteristics (V_{CC}=12V, Ta=25°C)

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
VIF 増幅回路							
電圧利得	G _{V(1)}	1	f=58.75MHz, V _{I1} =50dBμ, V _{I2} =100dBμ	45	49	55	dB
入力抵抗(端子①)	R _i	2	f=58.75MHz	0.8	1.0	1.2	kΩ
入力容量(端子①)	C _i	2		2.3	3.3	4.3	pF
ビデオ検波回路							
基準入力電圧	V _i	3	f=58.75MHz, V _O =2V _{P-P} , m=87.5%	90	92	95	dBμ
微分利得	DG	3	f=58.75MHz, V _O =2V _{P-P} 階段波標準変調		4	8	%
微分位相	DP	3		3	5	deg	
周波数特性	f _c	3	f ₀ =58.75MHz...90dBμ, f _m =可変...70dBμ	6	8	11	MHz
出力抵抗(端子⑭)	R _{O(1)}	4	f=3.58MHz	30	60	150	Ω
出力抵抗(端子⑮)	R _{O(2)}	4		20	26	40	Ω
AFC 回路							
弁別感度	μ	3	V _i =93dBμ, R _L =68kΩ//82kΩ	50	70	90	mV/kHz
AFC 中心電圧	V ₁₂₍₁₎			5.0	6.5	7.1	V
出力電圧(max.)	V ₁₂₍₂₎			10.5	11.5	12.0	V
出力電圧(min.)	V ₁₂₍₃₎			0	0.8	1.4	V
AGC 回路							
RF AGC 電圧利得	G _{V(2)}	5	V ₂₀ =10mV _{max} , V ₃ =5V±0.5V	32	38	44	dB
RF AGC 出力電圧(max.)	V ₃₍₁₎			9.2	9.5	9.8	V
RF AGC 出力電圧(min.)	V ₃₍₂₎				0	0.7	V
全回路動作							
検波出力 (Video)	V _{O(1)}	5	f=58.75MHz, V _i =80dBμ, m=87.5%	1.8	2.05	2.3	V _{P-P}
入力感度	S _(IN)	5	V _O =-3dB	49	52	55	dBμ
AGC 範囲	H _{AGC}	5		54	59	65	dB
出力電圧(4.5MHz)	V _{O(2)}	5	f ₁ =58.75MHz...80dBμ, f ₂ =54.25MHz...60dBμ	101	104	107	dBμ
回路電流	I _{8,9,10}			40	60	72	mA

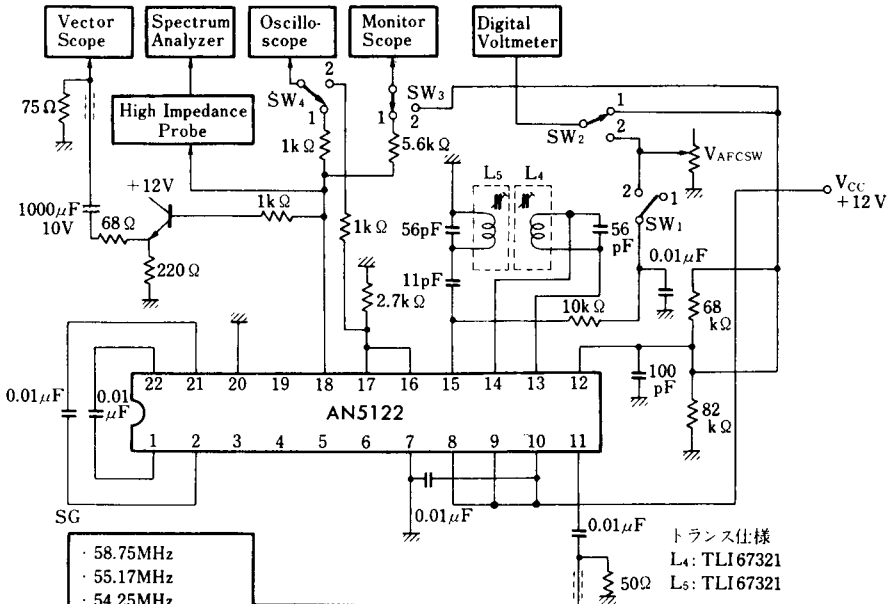
Test Circuit 1 ($G_{V(1)}$)



Test Circuit 2 (R_i, C_i)



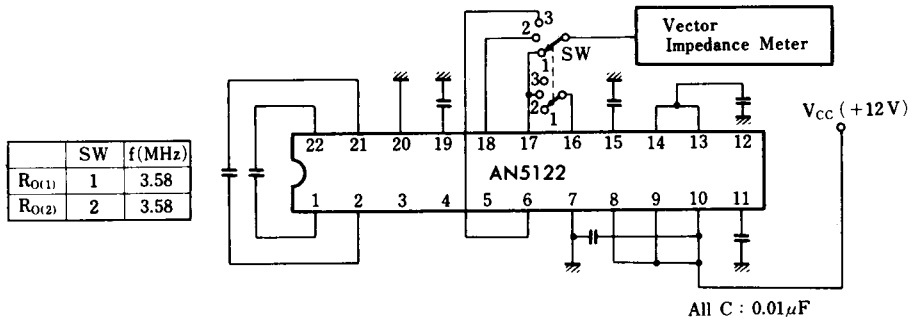
Test Circuit 3 (V_i, DG, DP, f_c, μ)



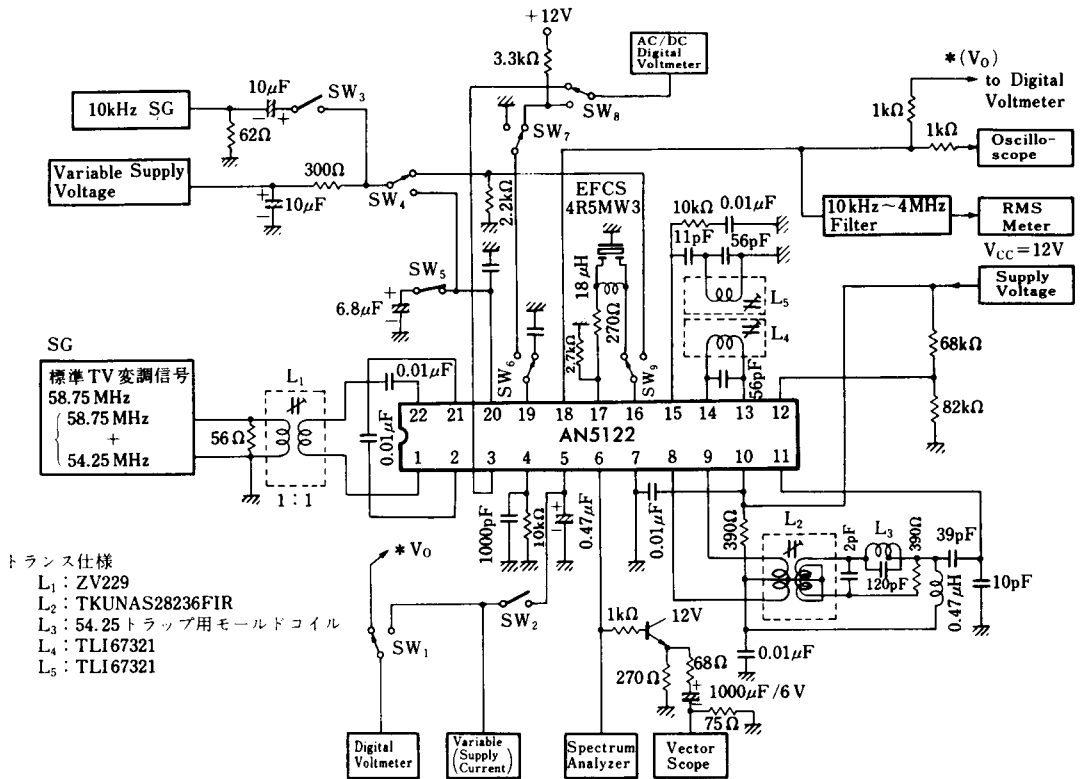
- ・ 58.75MHz
- ・ 55.17MHz
- ・ 54.25MHz
- ・ 可変信号
- ・ スイープ信号
- ・ 標準テレビ変調信号

シンボル	測定手順	SG	測定	測定セン	SW ₁	SW ₂	SW ₃	SW ₄
V _i	出力 2V _{p-p} 一定	標準変調波	入力レベル	18	1	1	1	1
DG	V _{i①} のレベル	" (階段波)	ベクトルスコープ	18	1	1	1	1
DP	V _{i②} のレベル	" (階段波)	ベクトルスコープ	18	1	1	1	1
f _c	出力 -3dB	58.75 MHz + 可変	入力周波数の差	18	1	1	1	1
μ	V _{i①} のレベル	可変	デジタル	12	1	1	2	1

Test Circuit 4 ($R_{O(1)}$, $R_{O(2)}$)

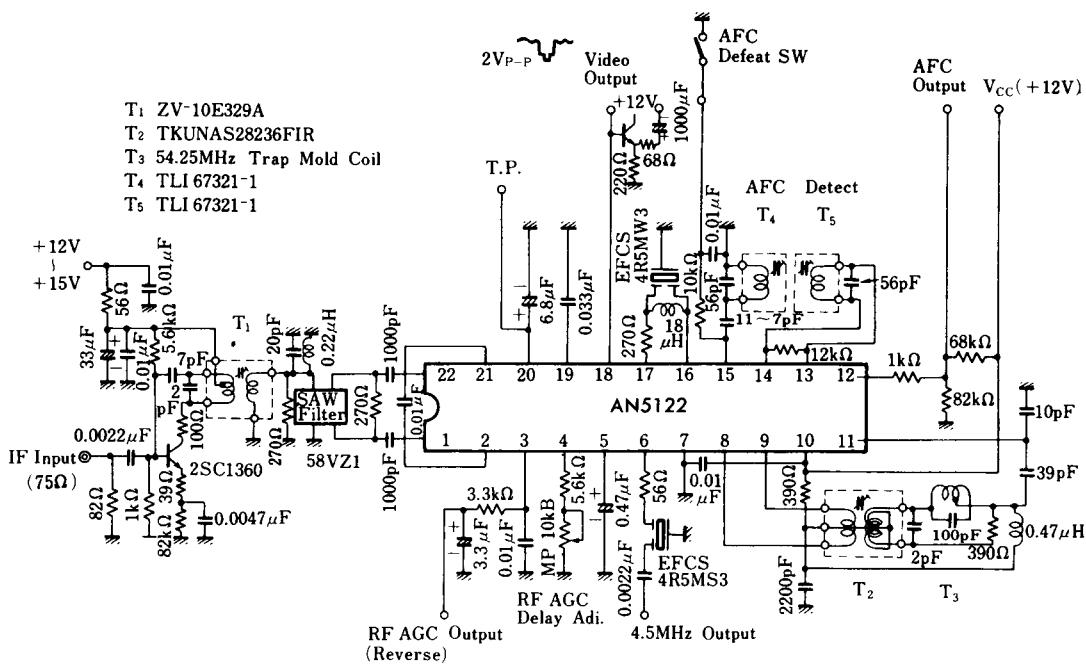


Test Circuit 5 ($G_{V(2)}$, $V_{O(1)}$, $S_{(IN)}$, R_{AGC} , $V_{O(2)}$)



シンボル	測定手順	SG	測定	SW									
				1	2	3	4	5	6	7	8	9	
$G_{V(2)}$	$V_{20 \text{ ad}}$	10 kHz	AC デジボル	1	1	2	2	2	2	2	2	1	2
$V_{O(1)}$	—	標準 TV 信号	オシロスコープ	1	1	1	1	1	1	2	2	1	
$S_{(IN)}$	入力レベル減衰	標準 TV 信号	オシロスコープ	1	1	1	1	1	1	2	2	1	
H_{AGC}	入力レベル増加	標準 TV 信号	オシロスコープ	1	1	1	1	1	1	2	2	1	
$V_{O(2)}$	—	58.75 + 54.25 MHz	スペアナ	1	1	1	1	1	1	2	2	1	

■ 応用回路例 / Application Circuit



■ 端子名 / Pin

Pin No.	端子名	Pin Name	Pin No.	端子名	Pin Name
1	IF入力	IF Input	12	AFC出力	AFC Output
2	入力バイアス	Input Bias	13	映像検波コイル	Video Det. Coil
3	RF AGC出力	RF AGC Output	14	映像検波コイル	Video Det. Coil
4	RF AGCディレイ調整	RF AGC Delay Adj.	15	AFCコイル	AFC Coil
5	ノイズキャンセラ	Noise Canceller	16	映像入力	Video Input
6	SIF検波出力	SIF Det. Output	17	映像検波出力	Video Det. Output
7	アース	GND	18	映像出力	Video Output
8	IFアンプ出力	IF Amp. Output	19	IF AGC出力	IF AGC Output
9	IFアンプ出力	IF Amp. Output	20	IF AGC入力	IF AGC Input
10	電源電圧	V _{CC}	21	入力バイアス	Input Bias
11	映像検波入力	Video Det. Input	22	IF入力	IF Input